

Министерство образования и науки Российской Федерации

Федеральное государственное бюджетное образовательное учреждение
высшего профессионального образования
«Оренбургский государственный университет»

Кафедра вычислительной техники

Е.В. Бурькова

ЭЛЕКТРОНИКА

Рекомендовано к изданию Редакционно-издательским советом федерального государственного бюджетного образовательного учреждения высшего профессионального образования «Оренбургский государственный университет» в качестве методических указаний для студентов, обучающихся по программам высшего профессионального образования по направлениям подготовки 230100.62 Информатика и вычислительная техника, 090900.62 Информационная безопасность

Оренбург
2013

УДК 621.38(076.5)
ББК 32.85 я 73
Б 91

Рецензент - кандидат физико-математических наук, доцент Е.А. Корнев

Бурькова, Е.В.
Б 91 Электроника: методические указания к лабораторным работам / Е.В. Бурькова; Оренбургский гос. ун-т. – Оренбург: ОГУ, 2013. – 81 с.

В методических указаниях представлены теоретические сведения о принципе действия и характеристиках различных полупроводниковых приборов и электронных устройств, применяемых в вычислительной технике и инженерно-технических средствах защиты объектов информатизации. Методические указания содержат материалы для проведения лабораторного практикума по дисциплинам «Электротехника, электроника и схемотехника», «Электроника и схемотехника» с применением программной среды Electronics Workbench.

Методические указания предназначены для студентов обучающихся по программам высшего профессионального образования по направлениям подготовки 230100.62 - Информатика и вычислительная техника, 090900.62 –Информационная безопасность, занятых схемотехническим моделированием электронных устройств с использованием программной среды Electronics Workbench.

УДК 621.38(076.5)
ББК 32.85 я 73

© Бурькова Е.В. 2013
© ОГУ, 2013

Содержание

	Введение.....	5
1	Лабораторная работа №1. Полупроводниковые диоды.....	7
1.1	Краткие теоретические сведения.....	7
1.2	Порядок проведения экспериментов.....	12
1.3	Результаты экспериментов.....	14
1.4	Контрольные вопросы.....	16
2	Лабораторная работа №2. Исследование стабилитрона.....	17
2.1	Краткие теоретические сведения.....	17
2.2	Порядок проведения экспериментов.....	20
2.3	Результаты экспериментов.....	22
2.4	Контрольные вопросы.....	23
3	Лабораторная работа №3. Маломощные выпрямители однофазного тока.....	24
3.1	Краткие теоретические сведения.....	24
3.2	Порядок проведения экспериментов.....	29
3.3	Результаты экспериментов.....	31
3.4	Контрольные вопросы.....	32
4	Лабораторная работа №4. Исследование биполярного транзистора.....	33
4.1	Краткие теоретические сведения.....	33
4.2	Порядок проведения экспериментов.....	37
4.3	Результаты экспериментов.....	39
4.4	Контрольные вопросы.....	41
5	Лабораторная работа №5. Исследование работы транзисторных каскадов.....	42
5.1	Краткие теоретические сведения.....	42
5.2	Порядок проведения экспериментов.....	47
5.3	Результаты экспериментов.....	51
5.4	Контрольные вопросы.....	53

6	Лабораторная работа №6. Исследование характеристик операционного усилителя.....	54
6.1	Краткие теоретические сведения.....	54
6.2	Порядок проведения экспериментов.....	58
6.3	Результаты экспериментов.....	60
6.4	Контрольные вопросы.....	61
7	Лабораторная работа №7. Неинвертирующие и инвертирующие усилители.....	62
7.1	Краткие теоретические сведения.....	62
7.2	Порядок проведения экспериментов.....	67
7.3	Результаты экспериментов.....	68
7.4	Контрольные вопросы.....	69
8	Компараторы и триггер Шмитта.....	70
8.1	Краткие теоретические сведения.....	70
8.2	Порядок проведения экспериментов.....	76
8.3	Результаты экспериментов.....	79
8.4	Контрольные вопросы.....	80
	Список использованных источников.....	81

Введение

Электроника охватывает обширный раздел науки и техники, связанный с изучением, разработкой и использованием различных электронных средств. Для студентов, обучающихся по направлениям подготовки 230100.62 - Информатика и вычислительная техника, 090900.62 –Информационная безопасность, важно получить знание принципа работы и характеристик электронных приборов, лежащих в основе устройств вычислительной техники и инженерно-технических устройств защиты объектов информатизации. Аналоговая электроника изучает электронные средства, которые предназначены для преобразования и обработки информации, изменяющейся по непрерывному закону, а цифровая электроника – средства для преобразования и обработки информации, изменяющейся по закону дискретной функции.

Промышленная электроника обеспечивает разнообразные виды техники электронными устройствами измерения, контроля, управления и защиты, а также электронными системами преобразования электрической энергии. Промышленная электроника подразделяется на два направления:

- информационная электроника, к которой относятся электронные системы и устройства, связанные с измерением, контролем и управлением промышленными объектами и технологическими процессами, включая производство и научные исследования во многих инженерных и неинженерных отраслях (биология, медицина и т.д.);

- энергетическая электроника (преобразовательная техника), связанная с преобразованием переменного и постоянного токов для нужд электроэнергетики, электротяги, металлургии и пр.

Разработка любого электронного устройства сопровождается физическим или математическим моделированием. Физическое моделирование связано с большими материальными затратами, поскольку требует изготовления макетов и их трудоёмкое исследование. Часто физическое моделирование просто невозможно из-за чрезвычайной сложности устройства. В этом случае прибегают к матема-

тическому моделированию с использованием средств и методов вычислительной техники. Для моделирования электронных устройств применяются программы: Micro-Cap V, DesignLab, APLAC 7.0, System View 1.9, Electronics Workbench, CircuitMaker 6.0. Программа Electronics Workbench (EWB) используется чаще всего благодаря простому и легко осваиваемому пользовательскому интерфейсу. Данная программа предназначена для моделирования и анализа электрических и электронных схем и предоставляет следующие возможности:

- создать принципиальную схему устройства;
- провести расчет статического режима;
- получить вольтамперные характеристики приборов и т.д.

EWB позволяет строить и анализировать любые электронные схемы, от самых простых до сложных, а так же рассчитывать статические и динамические характеристики полупроводниковых приборов таких как диоды, транзисторы, тиристоры и т.д. Особенностью программы является наличие контрольно-измерительных приборов, по внешнему виду и характеристикам максимально приближенных к их промышленным аналогам, что способствует приобретению практических навыков работы с наиболее распространёнными приборами: мультиметром, осциллографом и т.д. Результаты моделирования могут быть представлены в виде амплитудно-частотной и фазочастотной характеристик.

Применение интегрированной среды EWB дает возможность студентам моделировать электронное устройство от начального этапа (постановки задачи) до программной реализации всех возможных режимов. Результатом выполненной лабораторной работы является полностью собранная и отлаженная виртуальная аппаратно-программная модель электронного устройства.

Данные методические указания включают восемь лабораторных работ, каждая из которых содержит краткие теоретические сведения по теме работы, схемы для исследования, порядок выполнения экспериментов, требования к оформлению отчета и контрольные вопросы.

1 Лабораторная работа №1. Полупроводниковые диоды

Цель работы.

1. Исследование напряжения и тока диода при прямом и обратном смещении р-n перехода.
2. Построение и исследование вольтамперной характеристики (ВАХ) полупроводникового диода.
3. Построение вольтфарадной характеристики варикапа.

1.1 Краткие теоретические сведения

Для исследования напряжения и тока диода при прямом и обратном смещении р-n перехода достаточно иметь универсальный прибор – мультиметр. С помощью этого прибора можно снять вольтамперную характеристику (ВАХ) диода или любого другого нелинейного двухполюсника. Для этого надо измерять напряжение на диоде в схеме, показанной на рисунке 1.1, подсоединяя к диоду через резистор источники напряжения различной величины.

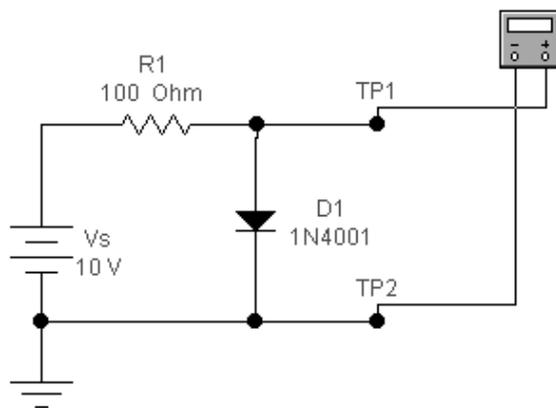


Рисунок 1.1- Схема измерения напряжения на диоде

Ток диода при этом можно вычислить из выражения:

$$I_{np} = (E - U_{np})/R \quad (1.1)$$

где I_{np} - ток диода в прямом направлении, E - напряжение источника питания, U_{np} - напряжение на диоде в прямом направлении. Изменив полярность

включения диода в той же схеме рисунок 1.1, можно снять ВАХ диода по той же методике и в обратном направлении

$$I_{об} = (E - U_{об})/R \quad (1.2)$$

где $I_{об}$ - ток диода в обратном направлении, $U_{об}$ - напряжение на диоде в обратном направлении. Точность при таких измерениях оставляет желать лучшего из-за разброса сопротивлений у резисторов одного номинала. На рисунке 1.2 показана схема измерения тока диода.

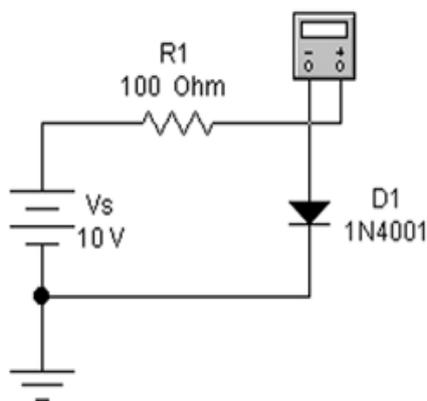


Рисунок 1.2- Схема измерения тока диода

Для получения более точной характеристики при использовании только одного мультиметра, необходимо сначала измерить напряжение в схеме на рисунке 1.1, а затем ток в схеме на рисунке 1.2. При этом можно пользоваться мультиметром, подключая его как вольтметр, и как амперметр. Гораздо быстрее можно выполнить эту работу, используя и вольтметр, и амперметр (рисунок 1.3).

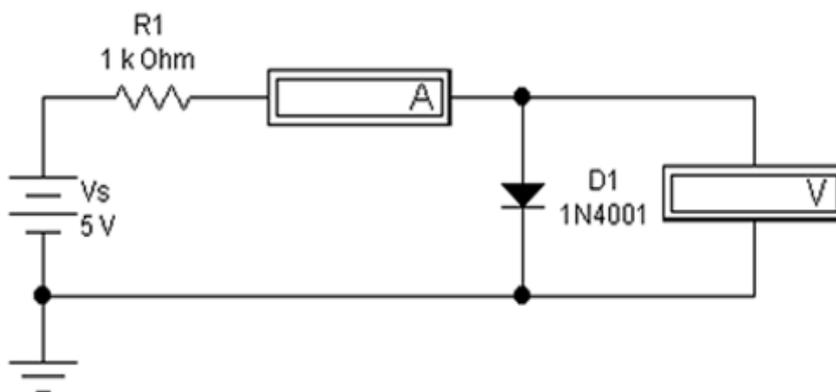


Рисунок 1.3- Схема для снятия прямой ветви ВАХ диода

Вольтамперная характеристика может быть получена путем измерения напряжений на диоде при протекании различных токов за счет изменения напряжения источника питания V_s . Схема для исследования ВАХ диода с помощью осциллографа показана на рисунке 1.4.

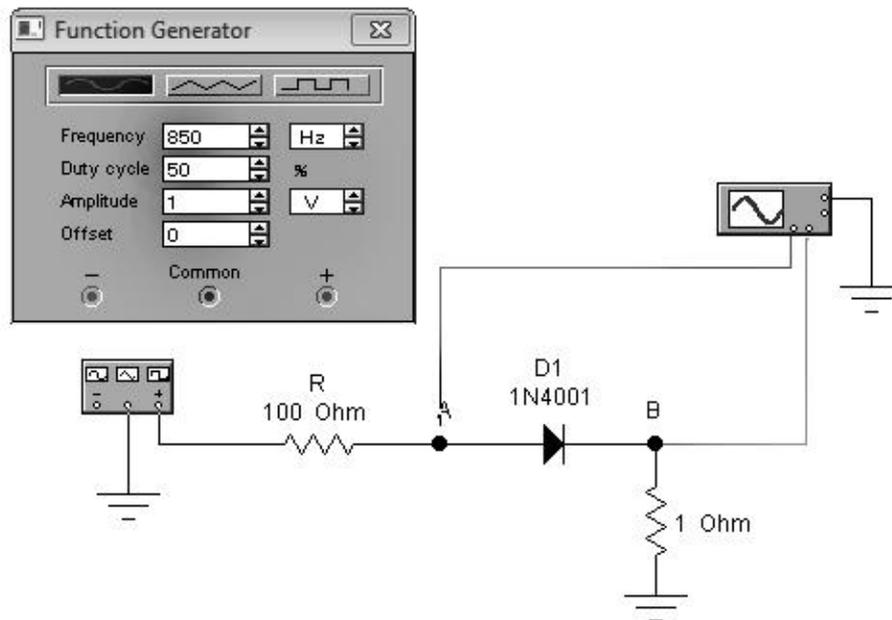


Рисунок 1.4- Схема для исследования ВАХ диода с помощью осциллографа

При таком подключении координата точки по горизонтальной оси осциллографа будет пропорциональна напряжению, а по вертикальной - току через диод. Поскольку напряжение в вольтах на резисторе R_2 численно равно току через диод в амперах ($I=U/R=U/I=U$), по вертикальной оси можно непосредственно считывать значения тока. Если на осциллографе выбран режим B/A , то величина, пропорциональная току через диод (канал B), будет откладываться по вертикальной оси, а напряжение (канал A) - по горизонтальной. Это и позволит получить вольтамперную характеристику непосредственно на экране осциллографа.

При получении ВАХ диода с помощью осциллографа на канал A вместо точного напряжения на диоде подается сумма напряжения диода и напряжения на резисторе R_2 . Ошибка из-за этого будет мала, так как падение напряжения на резисторе будет значительно меньше, чем напряжение на диоде. Из-за нелинейности диода его нельзя характеризовать величиной сопротивления, как линейный резистор. Отношение напряжения на диоде к току через него U/I , называемое статиче-

ским сопротивлением, зависит от величины тока. В ряде применений на постоянную составляющую тока диода накладывается небольшая переменная составляющая (обычно при этом говорят, что элемент работает в режиме малых сигналов). В этом случае интерес представляет дифференциальное (или динамическое) сопротивление dU/dI . Величина сопротивления зависит от постоянной составляющей тока диода, определяющей рабочую точку на характеристике.

Построение вольтфарадной характеристики варикапа. Полупроводниковый диод, действие которого основано на использовании зависимости барьерной емкости $C_{бар}$ от значения приложенного обратного напряжения называется варикапом. Это позволяет применить варикап в качестве элемента с электрически управляемой емкостью.

Основной характеристикой варикапа является вольтфарадная характеристика - зависимость барьерной емкости от значения приложенного обратного напряжения. Схематическое изображение варикапа и его вольтфарадная характеристика приведены на рисунке 1.5.

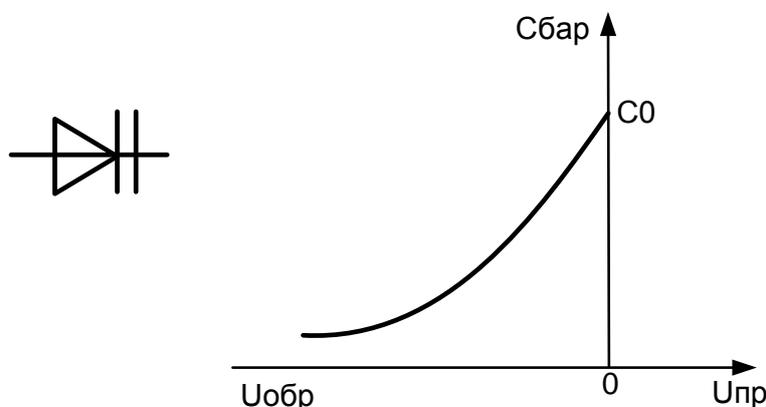


Рисунок 1.5 – Условное обозначение варикапа и вольтфарадная характеристика

В выпускаемых промышленностью варикапах значение емкости может изменяться от единиц до сотен пикофарад. Для получения вольтфарадной характеристики можно использовать схему емкостного делителя с диодом, показанную на рисунок 1.6.

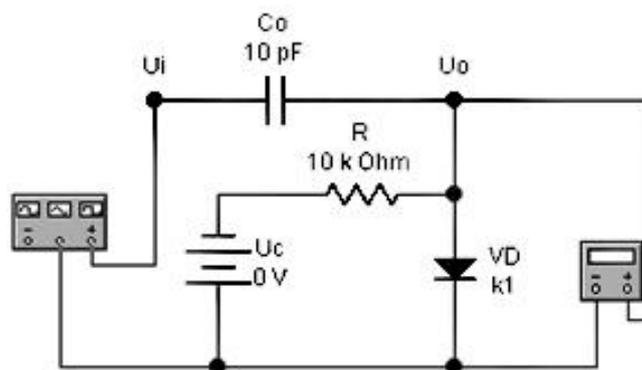


Рисунок 1.6- Схема ёмкостного делителя с диодом

Основными параметрами варикапа являются: C_v – емкость, измеренная между выводами варикапа при заданном обратном напряжении; K_c – коэффициент перекрытия по емкости, используемый для оценки зависимости $C_v = f(U_{обр})$ и равный отношению емкостей варикапа при двух заданных значениях обратного напряжения ($K_c = 2 - 20$). Варикапы применяются в качестве конденсатора с управляемой емкостью. Их делят на построечные и умножительные, или варакторы. Подстроечные варикапы используют для изменения резонансной частоты колебательных систем. Область применения варикапов показана в таблице 1.1.

Таблица 1.1 - Область применения варикапов

Варикап	Область применения
KB101	для работы в радиокапсулах медицинской аппаратуры
KB102	для перестройки контуров резонансных усилителей
KB103	для работы в схемах умножения частоты и в схемах частотной модуляции
KB104	для перестройки контуров резонансных усилителей
2BC118	два варикапа с общим катодом для использования в перестраиваемых LC-фильтрах
KB119	для широкополосных усилительных схем
KBC120	сборка из трех (А) и двух (Б) варикапов с общим катодом
KBC120-1	сборка из трех (А) и двух (Б) варикапов с общим катодом
KB121	для применения в селекторах телевизионных каналов с электронным управлением
KB122	для применения в селекторах телевизионных каналов дециметрового диапазона с электронным управлением, выпускаются комплектами KB122АТ-KB122ВТ - по 3 варикапа отбор с 3 % KB122АГ-KB122ВГ - по 4 варикапа отбор с 3 %

1.2 Порядок проведения экспериментов

Эксперимент 1. Измерение напряжения и тока через диод.

Построить схему по рисунку 1.1 и включить. Мультиметр покажет напряжение на диоде U_{np} при прямом смещении. Если изменить полярность включения диода и запустить схему, то мультиметр покажет напряжение на диоде $U_{об}$ при обратном смещении. Запишите показания в раздел "Результаты экспериментов". Вычислите ток диода при прямом и обратном смещении по формулам (1.1) и (1.2).

Эксперимент 2. Измерение тока.

Построить схему по рисунку 1.2 и включить. Мультиметр покажет ток диода I_{np} при прямом смещении. Переверните диод и снова запустите схему. Мультиметр покажет ток $I_{об}$ диода при обратном смещении. Запишите показания в раздел "Результаты экспериментов".

Эксперимент 3. Измерение статического сопротивления диода.

Измерьте сопротивление диода при прямом и обратном подключении, используя мультиметр в режиме омметра на схеме рисунок 1.1. Малые значения сопротивления соответствуют прямому подключению, большое сопротивление диода наблюдается при обратном включении.

Эксперимент 4. Снятие вольтамперной характеристики диода.

а) Прямая ветвь ВАХ. Построить схему по рисунку 1.3 и включить. Последовательно устанавливая значения ЭДС источника равными 5 В, 4 В, 3 В, 2 В, 1 В, 0.5 В, 0 В запишите значения напряжения U_{np} и тока I_{np} диода в таблицу а) раздела "Результаты экспериментов".

б) Обратная ветвь ВАХ. Переверните диод. Последовательно устанавливая значения ЭДС источника равными 0 В, 5 В, 10 В, 15 В. Запишите значения тока $I_{об}$ и напряжения $U_{об}$ в таблицу б) раздела "Результаты экспериментов".

в) По полученным данным постройте графики $I_{np}=F(U_{np})$ и $I_{об}=F(U_{об})$.

г) Аналогично пункту оцените дифференциальное сопротивление диода при обратном напряжении 5 В и запишите экспериментальные данные в раздел "Результаты экспериментов".

д) Вычислите сопротивление диода на постоянном токе $I_{np} = 4$ мА по формуле $R = U_{np}/I_{np}$, занесите результат в раздел "Результаты экспериментов".

е) Определите напряжение изгиба. Результаты занесите в раздел "Результаты экспериментов". Напряжение изгиба определяется из вольтамперной характеристики диода, смещенного в прямом направлении, для точки, где характеристика претерпевает резкий излом.

Эксперимент 5. Получение ВАХ на экране осциллографа.

Построить схему по рисунку 1.4 и включить. На ВАХ, появившейся на экране осциллографа по горизонтальной оси считывается напряжение на диоде в милливольтгах (канал А), а по вертикальной - ток в миллиамперах (канал В, 1 мВ соответствует 1 мА). Обратите внимание на изгиб ВАХ. Измерьте и запишите в раздел "Результаты экспериментов" величину напряжения изгиба.

Эксперимент 6. Построение характеристики варикапа.

Использовать схему емкостного делителя с диодом рисунок 1.6 (Pics 04\4-4-3.ca4). Изменяя напряжение U_c источника смещения в схеме и измеряя мультиметром напряжение U_o , с помощью формулы (1.3) найти зависимость барьерной емкости диода от напряжения U_c . Полученные значения свести в таблицу (показано в пункте 1.3 «Результаты экспериментов») и построить график зависимости $C_i = F(U_c)$.

$$C_i = C_0 * \left(\frac{U_i}{U_n} - 1 \right) \quad (1.3)$$

где U_i - напряжение генератора,

U_o – напряжение, снимаемое с мультиметра,

C_0 - емкость варикапа при $U=0$.

Необходимо учитывать, что мультиметр измеряет эффективное значение напряжения, которое для синусоидального сигнала составляет 0,707 от амплитудного, 0,578 – для треугольного, 1 – для меандра.

1.3 Результаты экспериментов

Эксперимент 1. Измерение напряжения и вычисление тока через диод.

Измерьте и запишите напряжения на диоде:

Напряжение при прямом смещении $U_{пр} =$

Напряжение при обратном смещении $U_{обр} =$

Вычислите:

Ток при прямом смещении $I_{пр} =$

Ток при обратном смещении $I_{обр} =$

Эксперимент 2. Измерение тока.

Измерьте и запишите:

ток при прямом смещении $I_{пр} =$

ток при обратном смещении $I_{обр} =$

Эксперимент 3. Измерение статического сопротивления диода.

Измерьте и запишите:

Сопротивление диода при прямом смещении $R_{пр} =$

Сопротивление диода при обратном смещении $R_{обр} =$

Эксперимент 4. Снятие вольтамперной характеристики диода.

Вычислите и запишите токи и напряжения.

а) Прямая ветвь ВАХ

Е, В	U _{пр} , мВ	I _{пр} , мА
5		
4		
3		
2		
1		
0,5		
0		

б) Обратная ветвь ВАХ

E, В	U _{об} , мВ	I _{об} , мА
0		
5		
10		
15		

в) Построить графики ВАХ. Прямая ветвь ВАХ. Обратная ветвь ВАХ.

г) Вычислить по ВАХ дифференциальное сопротивление диода при прямом смещении

$$R_{диф}, \text{ при } I_{пр}=4\text{мА};$$

$$R_{диф}, \text{ при } I_{пр}=0,4\text{мА};$$

$$R_{диф}, \text{ при } I_{пр}=0,2\text{мА}.$$

д) Вычислить по ВАХ дифференциальное сопротивление диода при обратном смещении

$$R_{диф}, \text{ при } U_{обр}=5\text{В}.$$

е) Измерить напряжение изгиба, полученное из ВАХ: $U_{изг} =$

Эксперимент 5. Получение ВАХ на экране осциллографа.

Получить график ВАХ на экране осциллографа.

Измерить напряжение изгиба, определенное из ВАХ, $U_{изг} =$

Эксперимент 6. Построение вольтфарадной характеристики варикапа.

Записать измеренные и вычисленные значения в таблицу.

По таблице построить график зависимости $C_i = F(U_c)$.

U _c , В	U _о , мВ	C _i , pF
0		
2		
3		
...		
15		

1.4. Контрольные вопросы

1. Перечислить и объяснить факторы, влияющие на электропроводность полупроводников. Пояснить различия электропроводности металла, полупроводника и диэлектрика с помощью энергетических диаграмм.
2. В чем отличие полупроводников с электронной и дырочной электропроводностью? Назовите типы примесей для образования различных типов проводимости.
3. Какие токи протекают в полупроводниках?
4. Какова структура p-n перехода? Пояснить электрические процессы, происходящие в отсутствие внешнего напряжения, при прямом и обратном включении p-n перехода.
5. Какие типы переходов используются в диодах? Назовите приборы, использующие эти переходы.
6. В чем отличие теоретической и реальной вольтамперных характеристик p-n перехода?
7. Что такое пробой p-n перехода? Назовите типы пробоя. Как используют явление пробоя в полупроводниковых приборах?
8. Какие существуют емкости p-n-перехода? Показать зависимость барьерной емкости p-n-перехода от обратного напряжения, эквивалентные схемы p-n-перехода при различных включениях.
9. Каково назначение полупроводниковых диодов? Приведите статическую вольтамперную характеристику выпрямительного диода. Назовите виды диодов, приведите их вольтамперные характеристики.
10. Какой диод называют варикапом? Привести характеристику варикапа, перечислить его виды и области применения.

2 Лабораторная работа №2. Исследование стабилитрона

Цель работы.

1. Построение рабочей области вольтамперной характеристики стабилитрона и определение напряжения стабилизации.
2. Вычисление тока и мощности, рассеиваемой стабилитроном.
3. Определение дифференциального сопротивления стабилитрона по вольтамперной характеристике.
4. Исследование изменения напряжения стабилитрона в схеме параметрического стабилизатора.
5. Построение нагрузочных прямых стабилитрона.

2.1 Краткие теоретические сведения

Стабилитроны – это полупроводниковые диоды, работающие в режиме лавинного пробоя. Они предназначены для стабилизации уровня напряжения в нелинейных цепях постоянного тока. Стабилитроны применяют для ограничения импульсов, с целью поддержания опорного напряжения на постоянном уровне в параметрических стабилизаторах, для защиты цепей от превышения напряжения и прочих целей. В качестве стабилитронов используются плоскостные кремниевые диоды (например КС 168А). При использовании высоколегированного кремния (высокая концентрация примесей, а, следовательно, и свободных носителей заряда) напряжение стабилизации понижается, а с уменьшением степени легирования – повышается. Напряжение стабилизации лежит в диапазоне от 3 до 180 В. Вольтамперная характеристика стабилитрона изображена на рисунке 2.1.

На характеристике точками *A* и *B* отмечены границы рабочего участка. Положение точки *A* соответствует напряжению пробоя р-п перехода, которое зависит от удельного сопротивления исходного материала. Точка *B* соответствует предельному режиму, в котором на стабилитроне рассеивается максимально допустимая мощность P_{\max} .

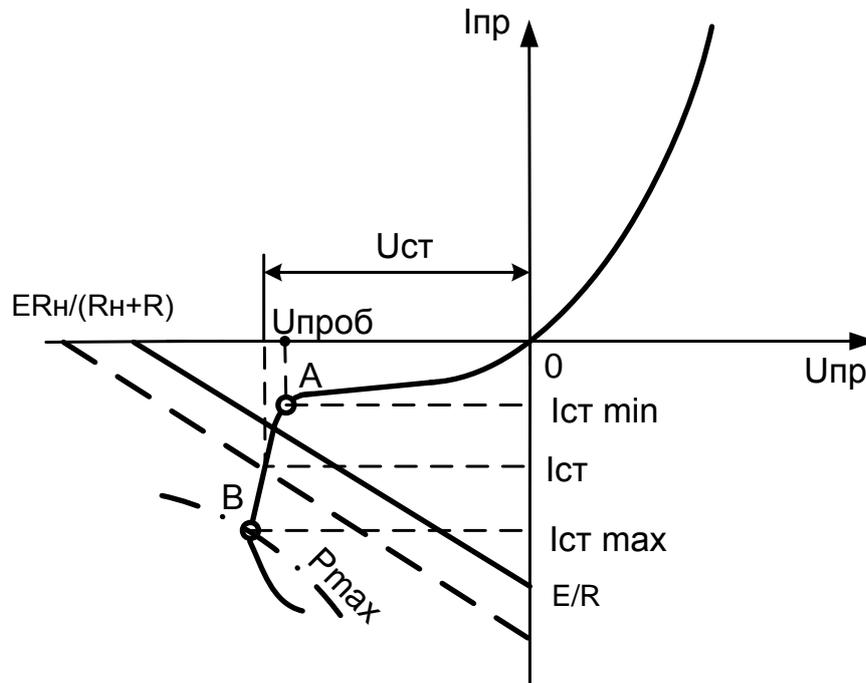


Рисунок 2.1 - Вольтамперная характеристика стабилитрона

При подключении стабилитрона к источнику постоянного напряжения через резистор получается схема для исследования стабилитрона (рисунок 2.2).

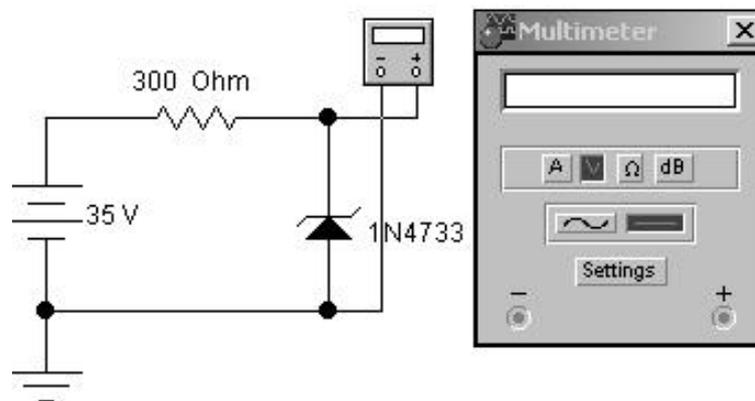


Рисунок 2.2 Схема для исследования стабилитрона

Ток стабилизации стабилитрона $I_{ст}$ может быть определен вычислением падения напряжения на резисторе R по формуле 2.1.

$$I_{ст} = (E - U_{ст})/R \quad (2.1)$$

Напряжение стабилизации стабилитрона $U_{ст}$ определяется точкой на вольтамперной характеристике, в которой ток стабилитрона резко увеличивается.

Мощность рассеивания стабилитрона $P_{см}$ вычисляется как произведение тока на напряжение.

$$P_{см} = I_{см}U_{см} \quad (2.2)$$

Дифференциальное сопротивление стабилитрона вычисляется так же, как для диода, по наклону вольтамперной характеристики.

$$R_{диф} = dU_{см}/dI_{см} \quad (2.3)$$

На практике схема стабилизатора напряжения содержит нагрузочное сопротивление, присоединённое параллельно стабилитрону (рисунок 2.3).

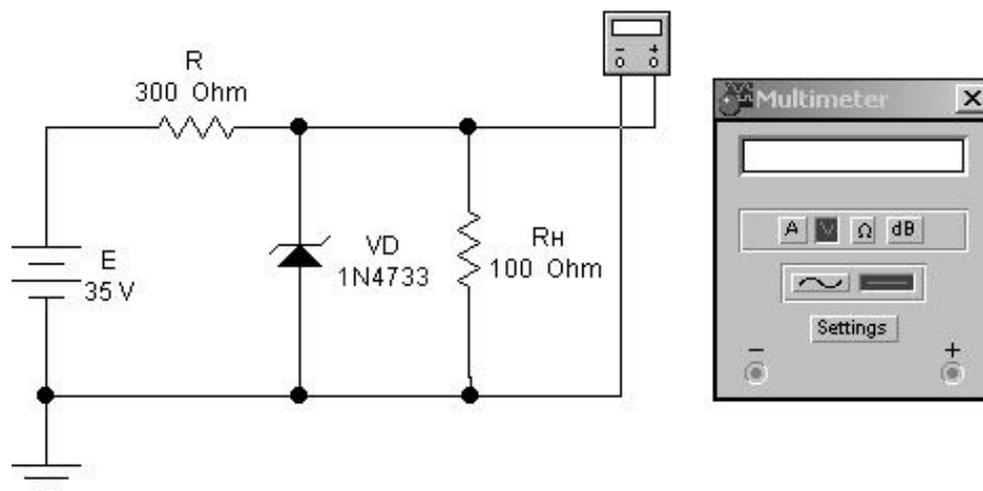


Рисунок 2.3- Схема параметрического стабилизатора напряжения

Для этой схемы справедливо уравнение 2.4.

$$E = (I_{см} + I_n)R + U_{см} = (I_{см} + U_{см}/R_n)R + U_{см} \quad (2.4)$$

Из этого уравнения получим выражение для тока стабилизации 2.5.

$$I_{см} = E/R - U_{см} (R + R_n)/RR_n \quad (2.5)$$

На основании уравнения (2.3) может быть построена нагрузочная прямая, точка пересечения которой с вольтамперной характеристикой является рабочей (рисунок 2.1). При изменении напряжения источника питания E нагрузочная

прямая перемещается параллельно самой себе (пунктирная линия на рисунке 2.1), а при изменении сопротивления нагрузки изменяется её наклон.

Стабистор — полупроводниковый диод, в котором для стабилизации напряжения используется прямая ветвь вольтамперной характеристики (то есть в области прямого смещения напряжение на стабисторе слабо зависит от тока). Отличительной особенностью стабисторов по сравнению со стабилитронами является меньшее напряжение стабилизации, которое составляет примерно 0,7 В. Последовательное соединение двух или трёх стабисторов даёт возможность получить удвоенное или утроенное значение напряжения стабилизации. Некоторые типы стабисторов представляют собой единый набор с последовательным соединением отдельных элементов. Основная часть стабисторов — кремниевые диоды. Кроме кремниевых стабисторов промышленность выпускает и селеновые поликристаллические стабисторы.

2.2 Порядок проведения экспериментов

Эксперимент 1. Измерение напряжения и вычисление тока через стабилитрон. а) Постройте схему по рисунку 2.2 (с9_021) и включите ее. Измерьте с помощью мультиметра значение напряжения $U_{ст}$ на стабилитроне при значениях ЭДС источника E , приведенных в таблице 2.1 раздела "Результаты измерений", и занесите результаты измерений в ту же таблицу.

б) Вычислите ток $I_{ст}$ стабилитрона для каждого значения напряжения $U_{ст}$ используя формулу (2.1). Результаты вычислений занесите в таблицу 2.1.

в) По данным таблицы постройте ВАХ стабилитрона.

г) Определите по вольтамперной характеристике стабилитрона напряжение стабилизации.

д) Вычислите мощность $P_{ст}$, рассеиваемую на стабилитроне при ЭДС источника $E=20$ В.

е) Измерьте наклон ВАХ в области стабилизации напряжения и оцените дифференциальное сопротивление стабилитрона в этой области.

Эксперимент 2. Получение нагрузочной характеристики параметрического стабилизатора (схема на рисунке 2.3). а) Подключите резистор $R_H = 75$ Ом параллельно стабилитрону. Значение ЭДС источника E установите равным 20В. Запишите значение напряжения $U_{ст}$ на стабилитроне в таблицу 2.2 раздела "Результаты экспериментов".

б) Повторите пункт а) при коротком замыкании и при сопротивлениях резистора R_H - 100 Ом, 300 Ом, 600 Ом, 1 кОм.

в) Рассчитайте ток I_R через резистор R , включенный последовательно с источником, ток I_H через резистор R_H , и ток стабилитрона $I_{ст}$ (по формуле 2.5) для каждого значения R_H . Результаты занесите в таблицу 2.2.

Эксперимент 3. Получение ВАХ стабилитрона на экране осциллографа.

Постройте схему в соответствии с рисунком 2.4.

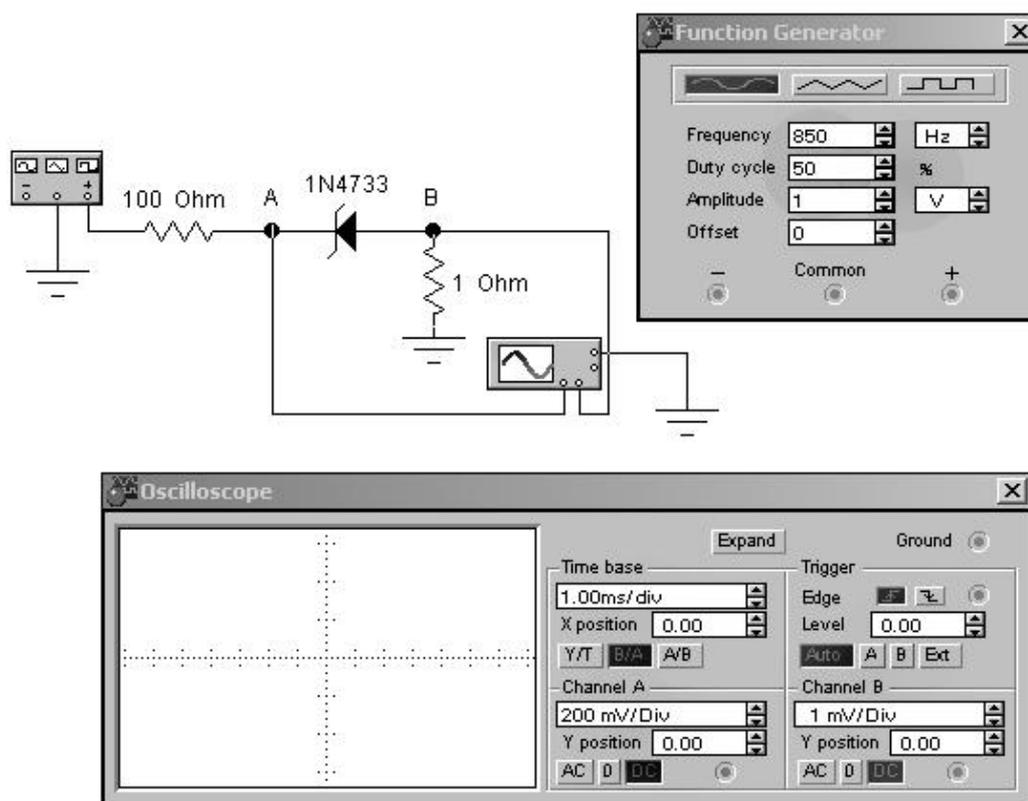


Рисунок 2.4 – Схема для получения ВАХ стабилитрона на экране осциллографа

Включите схему. Отобразите в отчете полученную ВАХ стабилитрона и запишите экспериментально полученное значение напряжения стабилизации, на основании графика на экране осциллографа.

Эксперимент 4. Построение нагрузочной прямой стабилизатора.

На вольтамперной характеристике стабилизатора, полученной в результате эксперимента 1, построить нагрузочные прямые для следующих значений:

а) $E=20\text{В}$; $R=300\ \text{Ом}$; $R_H=200\ \text{Ом}$;

б) $E=20\text{В}$; $R=300\ \text{Ом}$; $R_H=1\ \text{кОм}$;

в) $E=35\text{В}$; $R=300\ \text{Ом}$; $R_H=200\ \text{Ом}$.

Для каждого случая определить рабочую точку.

2.3 Результаты экспериментов

Эксперимент 1. Измерение напряжения и вычисление тока через стабилизатор. а), б) данные для построения ВАХ стабилизатора занести в таблицу 2.1.

Таблица 2.1 - Данные для построения ВАХ стабилизатора

$E, \text{В}$	$U_{ст}, \text{В}$	$I_{ст}, \text{мА}$
0		
4		
6		
...		
35		

в) Построение ВАХ стабилизатора по данным таблицы 2.1.

г) Напряжение стабилизации стабилизатора $U_{ст} =$

д) Рассеиваемая мощность $P_{ст} =$

е) Дифференциальное сопротивление стабилизатора $R_{диф} =$

Эксперимент 2. Получение нагрузочной характеристики параметрического стабилизатора.

Изменять R_H от 75 Ом до 600 Ом.

Таблица 2.2 – Данные для нагрузочной характеристики стабилизатора

$R_n, \text{Ом}$	$U_{ст}, \text{В}$	$I_R, \text{мА}$	$I_n, \text{мА}$	$I_{ст}, \text{мА}$
75				
1К				
к.з.				

Эксперимент 3. Получение ВАХ на экране осциллографа.

Отобразить осциллограмму.

Напряжение стабилизации, определенное из вольтамперной характеристики, полученной при помощи осциллографа $U_{ст} =$

Эксперимент 4. Построение нагрузочной прямой стабилизатора.

На вольтамперной характеристике стабилизатора, полученной в результате эксперимента 1, построить нагрузочные прямые для указанных значений.

2.4. Контрольные вопросы

1. Какие технологии изготовления полупроводниковых диодов применяются в современном производстве? Дайте их краткое описание.
2. Назовите типы полупроводниковых диодов. Какие диоды относят к специальным типам? В чем отличие диода Шоттки от других типов диодов?
3. От чего зависит напряжение стабилизации стабилизатора?
4. Объясните принцип действия стабилизатора. Где находится рабочая область стабилизатора? (Показать на ВАХ).
5. Какие параметры являются справочными данными стабилизатора?
6. Объясните принцип работы параметрического стабилизатора напряжения. (Показать на схеме).
7. В чем заключается принцип действия туннельного диода? Привести условное графическое обозначение и ВАХ туннельного диода.
8. Поясните принцип работы фотодиода, излучающего диода, диода Ганна.
9. Что такое нагрузочные прямые стабилизатора? Каково их назначение?
10. Что такое стабилитрон? В чем его отличие от стабилизатора?

3 Лабораторная работа №3. Маломощные выпрямители однофазного тока

Цель работы.

1. Анализ процессов в схемах однополупериодного и двухполупериодного выпрямителей.
2. Исследование работы трансформатора в схеме выпрямителя.
3. Анализ процессов в схеме выпрямительного диодного моста.
4. Сравнение максимального напряжения на диодах в мостовом и двухполупериодном выпрямителях.
5. Сравнение частот выходного напряжения в мостовом и двухполупериодном выпрямителях.

3.1 Краткие теоретические сведения

Выпрямителем называют устройство, предназначенное для преобразования энергии источника переменного тока в постоянный ток. Схемы с потребляемой нагрузкой до нескольких сотен ватт относят к классу маломощных выпрямителей. Такие выпрямители предназначены для питания постоянным током различных устройств, решающих задачи управления, регулирования, переработки и отображения информации и т.д. При указанной мощности нагрузки задачу преобразования электрической энергии переменного тока в постоянный ток решают с помощью однофазных выпрямителей, питающихся от однофазной сети переменного тока. Структурная схема системы преобразования электрической энергии с однофазным выпрямителем показана на рисунке 3.1. Эта схема представляет собой схему маломощного источника питания. Основой такой схемы является выпрямитель на одном или нескольких диодах, соединенных по определенной схеме. Функция трансформатора сводится к повышению или понижению вторичного напряжения U_2 при заданном первичном напряжении U_1 с целью получения требуемой величины постоянного напряжения на выходе.

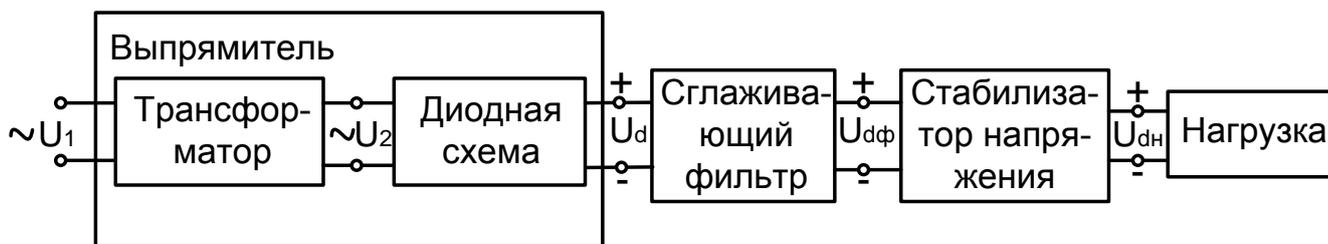


Рисунок 3.1 - Структурная схема системы преобразования электрической энергии с однофазным выпрямителем

Принцип выпрямления основывается на получении с помощью диодной схемы из двуполярной синусоидальной кривой напряжения U_2 однополярных полуволн напряжения U_d . Напряжение U_d характеризует кривую выпрямленного напряжения выпрямителя. Ее постоянная составляющая определяет среднее значение выпрямленного напряжения.

Простейшим выпрямителем является схема однофазного однополупериодного выпрямителя (рисунок 3.2).

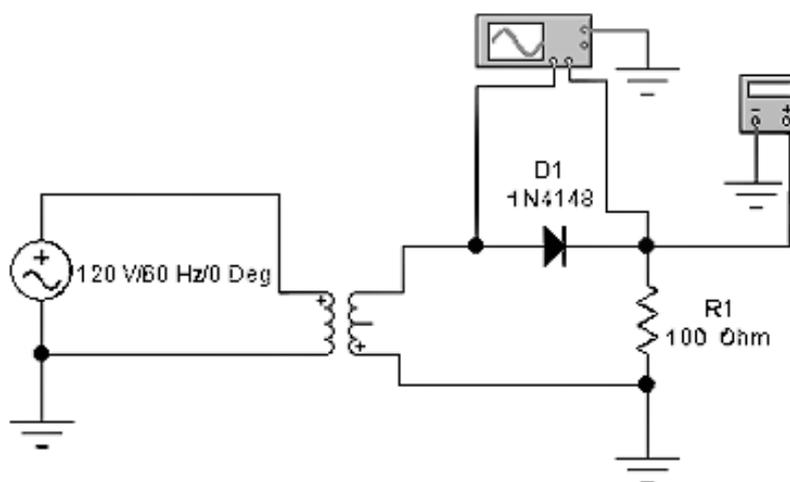


Рисунок 3.2 - Схема однофазного однополупериодного диодного выпрямителя

Рассмотрим её работу в предположении, что входное напряжение изменяется по закону $U_{вх} = U_m \sin \omega t$. На интервале времени $0 < t < T/2$ полупроводниковый диод $D1$ смещён в прямом направлении и напряжение, а, следовательно, и ток на нагрузочном резисторе повторяют форму входного сигнала (рисунок 3.3). На

интервале $T/2 < t < T$ диод $D1$ смещён в обратном направлении, и напряжение и ток в нагрузке равны нулю.

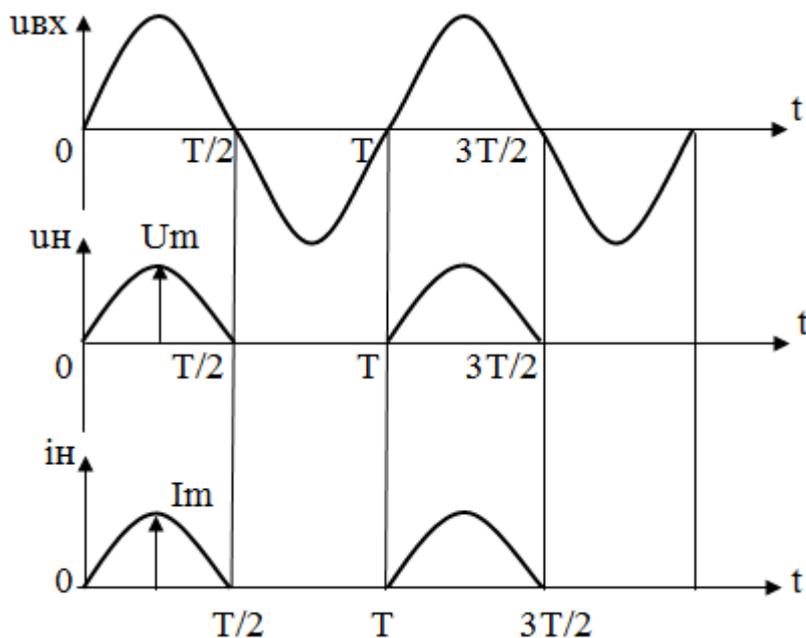


Рисунок 3.3- Временные диаграммы однополупериодного выпрямителя

При заданном входном напряжении $U_{вх} = U_m \sin \omega t$ для нечётных его полупериодов выпрямленный ток в нагрузочном резисторе будет создавать на нём падение напряжения, среднее значение которого равно $U_d = U_m / \pi$.

Анализируя временные диаграммы на рисунке 3.3, можно сделать вывод, что параметры выходного напряжения выпрямителя улучшаются, если ток нагрузки будет протекать в оба полупериода действия входного напряжения. Для этого используют два однополупериодных выпрямителя, работающих синхронно и противофазно на одну нагрузку. Такая схема называется однофазной двухполупериодной схемой выпрямителя со средней точкой (рисунок 3.4).

Нетрудно заметить, что в данном случае средние значения напряжения нагрузки будут в два раза превышать напряжение однофазной однополупериодной схемы $U_d = 2U_m / \pi$. Временные диаграммы двухполупериодного выпрямителя показаны на рисунке 3.5.

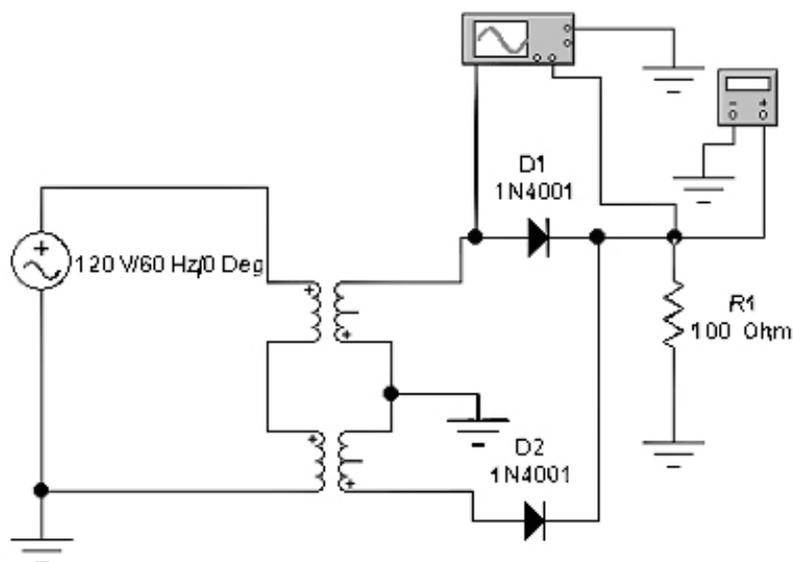


Рисунок 3.4 - Двухполупериодная схема выпрямителя со средней точкой

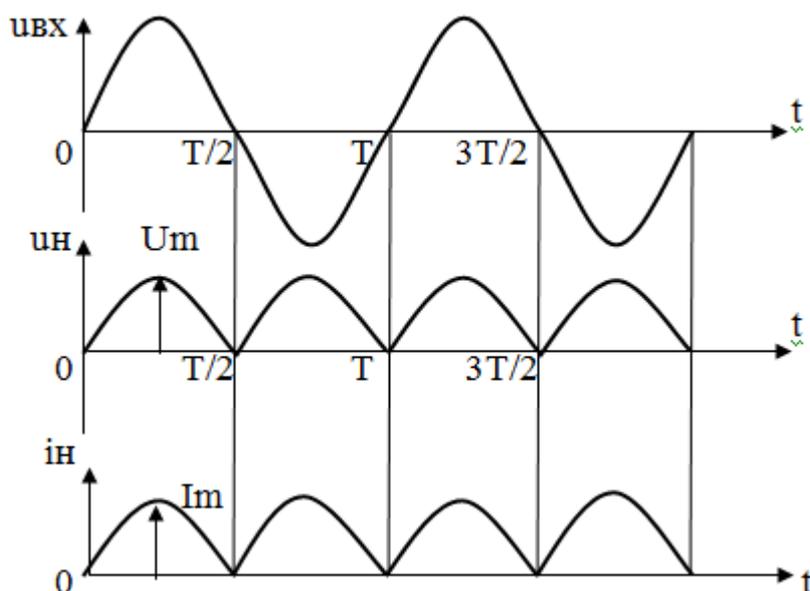


Рисунок 3.5 - Временные диаграммы двухполупериодного выпрямителя

Частота выходного сигнала f для схемы с однополупериодным или двухполупериодным выпрямителем вычисляется как величина, обратная периоду выходного сигнала $f=1/T$. При этом период сигнала на выходе однополупериодного выпрямителя в два раза больше, чем у двухполупериодного.

Максимальное обратное напряжение на диоде однополупериодного выпрямителя равно максимуму входного напряжения. Максимальное обратное напряжение U_{max} на каждом диоде двухполупериодного выпрямителя с отводом от

средней точки трансформатора равно разности удвоенного максимального значения напряжения на вторичной обмотке трансформатора U_{2m} и прямого падения напряжения на диоде U_{np} : $U_{max} = U_{2m} - U_{np}$. Схема мостового выпрямителя приведена на рисунке 3.6.

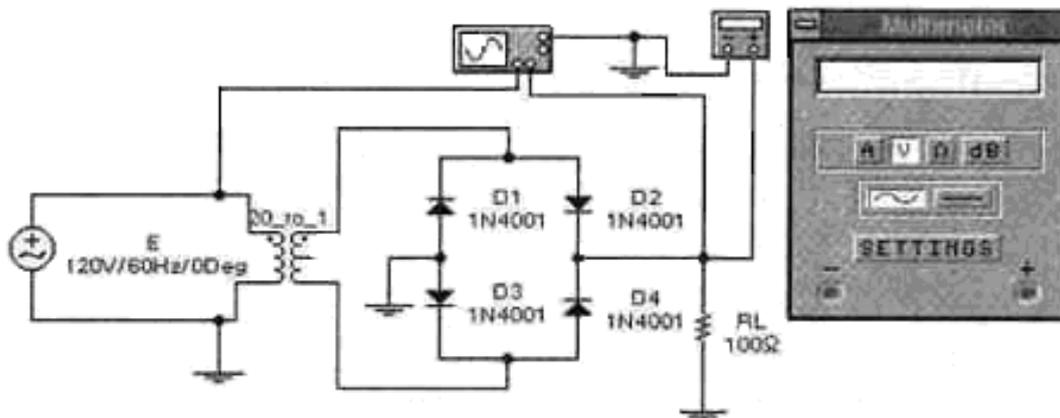


Рисунок 3.6 - Схема мостового выпрямителя

Среднее значение выходного напряжения U_d (постоянная составляющая) мостового выпрямителя вычисляется по формуле:

$$U_d = 2U_m / \pi$$

где максимум вторичного напряжения на полной обмотке трансформатора U_{2m} вычисляется по формуле:

$$U_{2m} = U_{1m}(n_2/n_1) = U_{1m}/20$$

U_{1m} - максимальное значение напряжения на первичной обмотке трансформатора. Максимальное обратное напряжение U_{max} на каждом диоде для схемы с выпрямительным мостом равно напряжению на вторичной обмотке U_{2m} . Частота выходного напряжения f для схемы с двухполупериодным мостовым выпрямителем вычисляется по формуле: $f = 1/T$, где T — период напряжения на выходе выпрямителя.

Преимуществами мостовой схемы выпрямителя являются более простой трансформатор, содержащий только одну вторичную обмотку, и меньшее обратное напряжение (при данном напряжении U_D), на которое следует выбирать диоды. Указанные преимущества компенсируют недостаток схемы, заключающийся

в большом количестве диодов. Поэтому мостовая схема нашла преобладающее применение в выпрямителях однофазного тока небольшой и средней мощности.

3.2 Порядок проведения экспериментов

Эксперимент 1. Исследование входного и выходного напряжения однополупериодного выпрямителя.

а) Построить схему (рисунок 3.2, с9_031). На вход А осциллографа подается выходной сигнал, а на вход В - входной. Отобразите осциллограммы в разделе "Результаты экспериментов". Измерьте и запишите максимальные входные и выходные напряжения.

б) Измерьте период T выходного напряжения по осциллограмме и запишите результат в раздел "Результаты экспериментов". Вычислите частоту выходного сигнала.

в) Определите максимальное обратное напряжение U_{max} на диоде и запишите в раздел "Результаты экспериментов".

г) Вычислите коэффициент трансформации как отношение амплитуд напряжений на первичной и вторичной обмотках трансформатора в режиме, близком к холостому ходу. Запишите результат в раздел "Результаты экспериментов".

д) Вычислите среднее значение выходного напряжения U_d (постоянная составляющая). Результат запишите в раздел "Результаты экспериментов". Запишите постоянную составляющую напряжения на выходе, измеренную мультиметром.

Эксперимент 2. Исследование входного и выходного напряжения двухполупериодного выпрямителя с отводом от средней точки трансформатора.

а) Построить схему (рисунок 3.4). На вход А осциллографа подается выходной сигнал, а на вход В — входной. Отобразите полученные осциллограммы в разделе "Результаты экспериментов". Измерьте и запишите максимальные входные и выходные напряжения.

б) Измерьте период T по осциллограмме выходного напряжения и запишите результат в раздел "Результаты экспериментов". Вычислите частоту выходного сигнала.

в) По осциллограмме выходного напряжения, определите максимальное обратное напряжение U_{max} на диоде. Запишите результат в раздел "Результаты экспериментов".

г) Вычислите среднее значение U_d выходного напряжения (постоянная составляющая). Запишите результат в раздел "Результаты экспериментов". Запишите постоянную составляющую напряжения на выходе, измеренную мультиметром.

Эксперимент 3. Исследование входного и выходного напряжений мостового выпрямителя.

а) Построить схему (рисунок 3.6) и включить. На вход А осциллографа подается выходной сигнал, а на вход В - входной. Отобразите осциллограммы в разделе "Результаты экспериментов". Измерьте максимальные входное и выходное напряжения.

б) Измерьте период T по осциллограмме выходного напряжения и запишите результат в раздел "Результаты экспериментов". Зная период, вычислите частоту выходного сигнала.

в) Определите максимальное обратное напряжение U_{max} на диоде и запишите в раздел "Результаты экспериментов".

г) Вычислите коэффициент трансформации как отношение амплитуд напряжений на первичной и вторичной обмотке трансформатора в режиме, близком к холостому ходу. Запишите результат в раздел "Результаты экспериментов".

д) Вычислите среднее значение выходного напряжения U_d (постоянная составляющая). Результат запишите в раздел "Результаты экспериментов". Запишите постоянную составляющую напряжения на выходе, измеренную мультиметром.

3.3 Результаты экспериментов

Эксперимент 1. Исследование входного и выходного напряжения однополупериодного выпрямителя.

а) осциллограмма

Максимальное входное напряжение $U_{mvx} =$

Максимальное выходное напряжение $U_{mvyx} =$

б) Период выходного сигнала $T =$

Частота выходного сигнала: расчет $f =$

в) Максимальное обратное

напряжение на диоде: измерение $U_{max} =$

расчет $U_{max} =$

г) Коэффициент трансформации $k =$

д) Постоянная составляющая

напряжения на выходе: измерение $U_d =$

Эксперимент 2. Исследование входного и выходного напряжения двухполупериодного выпрямителя с отводом средней точки трансформатора.

а) осциллограмма

Максимальное входное напряжение $U_{mvx} =$

Максимальное выходное напряжение $U_{mvyx} =$

б) Период выходного сигнала $T =$

Частота выходного сигнала: расчет $f =$

в) Максимальное обратное

напряжение на диоде: измерение $U_{max} =$

расчет $U_{max} =$

г) Постоянная составляющая

напряжения на выходе: измерение $U_d =$

Эксперимент 3. Исследование входного и выходного напряжений мостового выпрямителя.

а) осциллограмма

Максимальное входное напряжение $U_{mvx} =$

Максимальное выходное напряжение		$U_{mвых} =$
б) Период выходного сигнала		$T =$
Частота выходного сигнала:	расчет	$f =$
в) Максимальное обратное напряжение на диоде:	измерение	$U_{max} =$
	расчет	$U_{max} =$
г) Коэффициент трансформации		$k =$
д) Постоянная составляющая напряжения на выходе:	измерение	$U_d =$

3.4. Контрольные вопросы

1. Какое устройство называют выпрямителем? Объяснить принцип работы выпрямителя, используя структурную схему.
2. Какие устройства применяют в качестве фильтров?
3. Для каких целей применяют выпрямители средней и большой мощности?
4. Какую роль играет трансформатор в схемах диодных выпрямителей?
5. В чем заключается принцип выпрямления в однофазном однополупериодном выпрямителе? Привести временные диаграммы работы.
6. В чем отличие двухполупериодного выпрямителя от однополупериодного? Как определяется значение среднего выпрямленного напряжения?
7. Объясните как происходит процесс выпрямления в схеме мостового выпрямителя. Привести схему и временные диаграммы.
8. Одинаковы ли частоты входного и выходного напряжения выпрямительного моста? Как они соотносятся с частотами входного и выходного напряжений двухполупериодного выпрямителя?
9. В чем преимущества мостового выпрямителя перед двухполупериодным?
10. Что такое коэффициент сглаживания и какие требования предъявляют к сглаживающим фильтрам?

4 Лабораторная работа №4. Исследование биполярного транзистора

Цель работы.

1. Анализ зависимости коэффициента усиления по постоянному току от тока коллектора.
2. Исследование работы биполярного транзистора в режиме отсечки.
3. Получение входных и выходных характеристик транзистора.
4. Определение коэффициента передачи по переменному току.
5. Исследование динамического входного сопротивления транзистора.

4.1 Краткие сведения из теории

Биполярный транзистор – полупроводниковый прибор с двумя взаимодействующими выпрямляющими р-п-переходами и тремя выводами, усилительные свойства которого обусловлены явлениями инжекции и экстракции неосновных носителей заряда. Переходы транзистора образованы тремя областями с чередующимися типами проводимости.

При включении биполярного транзистора с ОЭ цепь базы является входной, а цепь коллектора – выходной. Схема включения транзистора с ОЭ в активном режиме показана на рисунке 4.1.

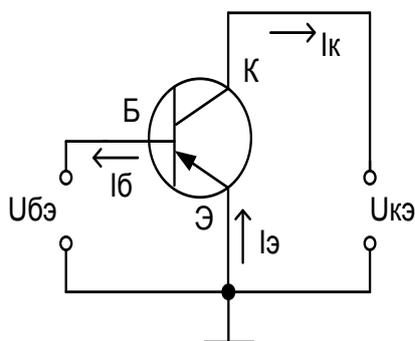


Рисунок 4.1 - Схема включения транзистора с ОЭ в активном режиме

Физические процессы в транзисторе с ОЭ аналогичны при включении транзистора с ОБ. Под действием напряжения $U_{бэ}$ в цепи эмиттера проходит ток $I_{э}$. В

базе этот ток разветвляется. Основная его часть идет в коллектор, создавая управляемую составляющую тока коллектора, другая часть – в цепь базы, определяя ток базы рекомбинации. Навстречу току рекомбинации в базе проходит обратный ток коллектора $I_{кб0}$.

Выходными статическими характеристиками транзистора с ОЭ является семейство характеристик $I_k = f(U_{кэ})$ при $I_b = const$. Вид этих характеристик отражает особенности работы транзистора с ОЭ в различных режимах (рисунок 4.2).

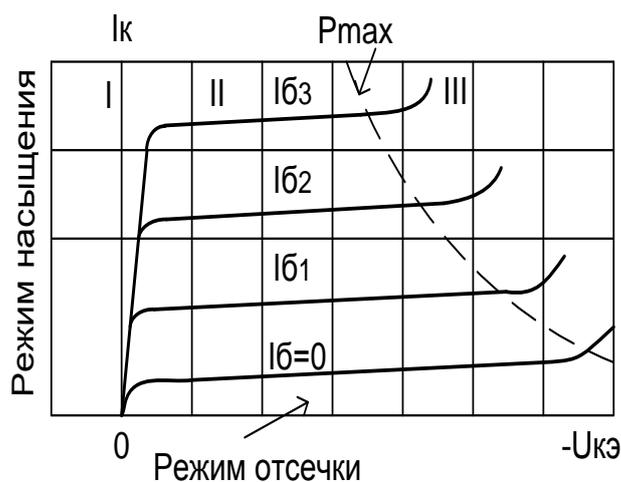


Рисунок 4.2 – Выходные характеристики транзистора с ОЭ

В активном режиме и режиме насыщения эмиттерный переход включается в прямом направлении. Под действием напряжения в цепи базы проходит ток I_b . За счет напряжения $U_{бэ}$ при нулевом напряжении коллектора оба р-п-перехода транзистора смещены в прямом направлении. Транзистор работает в режиме насыщения и через коллектор проходит ток инжекции, направление которого противоположно направлению коллекторного тока в активном режиме. В базе накапливаются неосновные носители заряда.

С появлением небольшого отрицательного напряжения на коллекторе ток инжекции из коллектора уменьшается, а ток обусловленный экстракцией дырок из базы в коллектор увеличивается. Поэтому при увеличении отрицательного напряжения коллектора до значения $U_{кэ} = U_{бэ}$ наблюдается значительный рост коллекторного тока. При $|U_{кэ}| > |U_{бэ}|$ транзистор из режима насыщения переходит в активный режим. Рост коллекторного тока при дальнейшем увеличении от-

рицательного напряжения $U_{кэ}$ замедляется. Но наклон выходных характеристик в схеме с ОЭ оказывается больше, чем в схеме с ОБ. Увеличение тока базы вызывает увеличение коллекторного тока, смещение выходных характеристик вверх.

Входные характеристики. Входные характеристики транзистора с ОЭ (рисунок 4.3) отображают зависимость $I_b = f(U_{бэ})$ при $U_{кэ} = const$

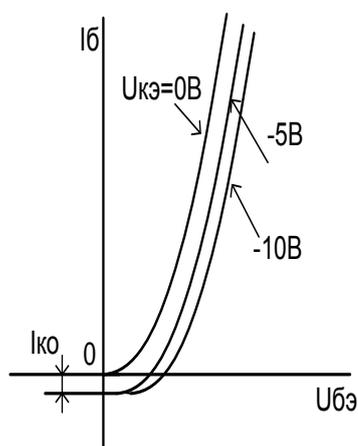


Рисунок 4.3 – Входные характеристики транзистора с ОЭ

При $U_{кэ} = 0$ оба р-п-перехода транзистора оказываются включенными в прямом направлении. Из эмиттера и коллектора осуществляется инжекция дырок в базу. В цепи базы проходит ток рекомбинации обоих переходов. Поэтому входная характеристика представляет собой ВАХ двух параллельно включенных р-п-переходов. При $U_{кэ} < 0$ коллекторный переход включается в обратном направлении и в цепи базы проходит ток $I_b > 0$.

Если $U_{бэ} = 0$, то $I_э = 0$ и в цепи базы проходит ток $I_b = -I_{к0}$. Увеличение напряжения $U_{бэ}$ сопровождается рекомбинационной составляющей тока базы, и при некотором напряжении $U_{бэ}$ ток базы становится равным нулю. Дальнейшее увеличение напряжения $U_{бэ}$ сопровождается ростом тока базы. При увеличении отрицательного напряжения коллектора наблюдается смещение характеристик в сторону оси токов. Это связано с прохождением обратного тока коллектора $I_{к0}$.

Статический коэффициент передачи транзистора по постоянному току определяется как отношение тока коллектора I_K к току базы I_B :

$$\beta_{DC} = I_K / I_B$$

Статический коэффициент передачи транзистора по переменному току определяется как отношение приращения тока коллектора к приращению тока базы:

$$\beta_{AC} = \Delta I_K / \Delta I_B$$

Дифференциальное входное сопротивление R_{BX} транзистора в схеме с общим эмиттером (ОЭ) определяется при фиксированном значении напряжения коллектор-эмиттер $U_{KЭ}$. Оно может быть найдено как отношение приращения напряжения база-эмиттер к вызванному им приращению тока базы:

$$R_{BX} = \Delta U_{БЭ} / \Delta I_B = (U_{БЭ2} - U_{БЭ1}) / (I_{Б2} - I_{Б1})$$

Дифференциальное входное сопротивление транзистора R_{BX} в схеме с ОЭ через параметры транзистора определяется следующим выражением:

$$R_{BX} = R_B + \beta R_{Э},$$

где R_B - распределенное сопротивление базовой области полупроводника, $R_{Э}$ - дифференциальное сопротивление перехода база-эмиттер, определяемое из выражения: $R_{Э} = 25/I_{Э}$, где $I_{Э}$ - постоянный ток эмиттера в миллиамперах. Первое слагаемое R_B в выражении много меньше второго, поэтому им можно пренебречь:

$$R_{BX} = \beta R_{Э}$$

Дифференциальное сопротивление $R_{Э}$ перехода база-эмиттер для биполярного транзистора сравнимо с дифференциальным входным сопротивлением R_{BX} транзистора в схеме с общей базой, которое определяется при фиксированном значении напряжения база-коллектор $U_{БК}$. Оно может быть найдено как отношение приращения напряжения $U_{БК}$ к вызванному им приращению тока эмиттера $I_{Э}$:

$$R_{BXОБ} = \Delta U_{БЭ} / \Delta I_{Э} = (U_{БЭ2} - U_{БЭ1}) / (I_{Э2} - I_{Э1})$$

Через параметры транзистора это сопротивление определяется выражением:

$$R_{BXОБ} = R_B / \beta + R_{Э}$$

Первым слагаемым в выражении можно пренебречь, поэтому можно считать, что дифференциальное сопротивление перехода база-эмиттер приблизительно равно: $R_{BXОБ} = R_{Э}$

В режиме отсечки полярности и значения напряжений $U_{KЭ}$ и $U_{БЭ}$ таковы, что коллекторный и эмиттерный переходы смещены в обратном направлении. В

этом случае через эмиттерный переход проходит обратный ток $I_{ЭБО}$, а через коллекторный переход – ток $I_{КБО}$. Во входной цепи проходит ток базы:

$$I_B = I_{ЭБО} + I_{КБО}$$

4.2 Порядок проведения экспериментов

Эксперимент 1. Определение статического коэффициента передачи транзистора по постоянному току β_{DC} в схеме с ОЭ.

Построить и включить схему, изображенную на рисунке 4.4 (с10_001).

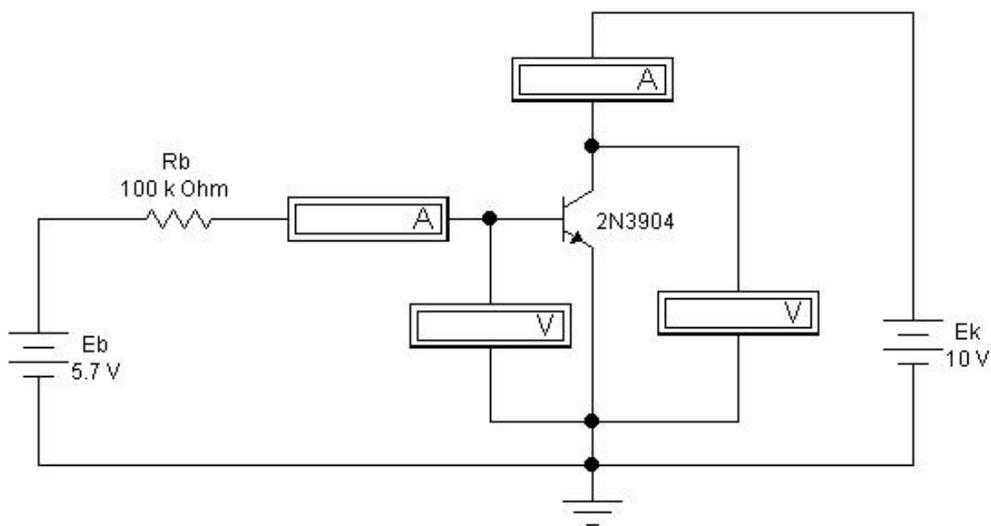


Рисунок 4.4 - Схема включения биполярного транзистора с ОЭ

Записать результаты измерения тока коллектора I_K , тока базы I_B и напряжения коллектор-эмиттер $U_{КЭ}$ в таблицу 4.1 раздела "Результаты экспериментов". По полученным результатам подсчитать статический коэффициент передачи тока β_{DC} транзистора. Повторить измерения и расчет коэффициента передачи для значений $E_b = 2,68 \text{ В}; 5 \text{ В}$. Результаты занести в таблицу.

Эксперимент 2. Измерение обратного тока коллектора.

На схеме рисунок 4.4 изменить номинал источника ЭДС $E_b = 0 \text{ В}$. Включить схему. Записать результаты измерения тока коллектора I_K для данных значений тока базы I_B и напряжения коллектор-эмиттер $U_{КЭ}$ в раздел "Результаты экспериментов".

Эксперимент 3. Получение выходной характеристики в схеме с ОЭ.

а) В схеме (рисунок 4.4) провести измерения тока коллектора I_K для каждого значения E_K и E_b и заполнить таблицу 4.2 в разделе "Результаты экспериментов". По данным таблицы построить семейство выходных характеристик транзистора с ОЭ, график зависимости I_K от E_K , при различных значениях тока базы I_B .

б) Открыть файл c10_002.ca4 со схемой, изображенной на рисунке 4.5.

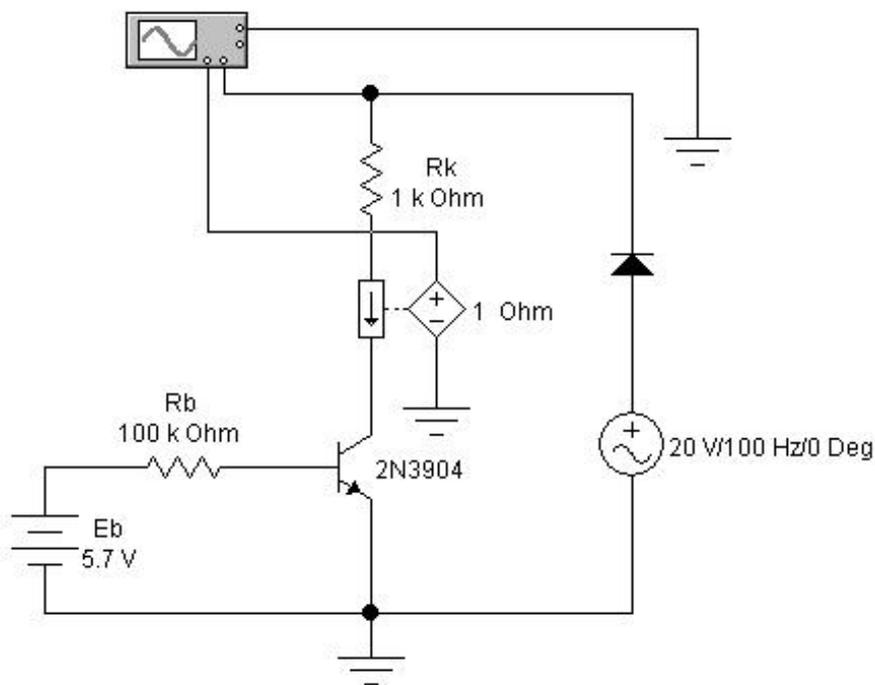


Рисунок 4.5 – Схема для получения выходных характеристик транзистора с ОЭ

Отобразить осциллограмму выходной характеристики, соблюдая масштаб, в разделе "Результаты экспериментов". Повторить измерения для каждого значения E_b из таблицы 4.2. Осциллограммы выходных характеристик для разных токов базы отобразить в разделе "Результаты экспериментов" на одном графике.

в) По выходной характеристике найти коэффициент передачи транзистора по переменному току β_{AC} при изменении базового тока с 10 мкА до 30 мкА, $E_K = 10$ В. Результат записать в раздел "Результаты экспериментов".

Эксперимент 4 Получение входной характеристики в схеме с ОЭ.

а) Открыть файл c10_001.ca4 (рисунок 4.4). Установить значение напряжения источника E_K равным 10 В и провести измерения тока базы I_B , напряжения база-эмиттер $U_{BЭ}$ тока эмиттера $I_Э$ для различных значений напряжения источника

E_b в соответствии с таблицей 4.3 в разделе "Результаты экспериментов". Обратите внимание, что коллекторный ток примерно равен току в цепи эмиттера.

б) В разделе "Результаты экспериментов" по данным таблицы 4.3 построить график зависимости тока базы от напряжения база-эмиттер.

в) Открыть файл c10_003.ca4 со схемой, изображенной на рис. 4.6.

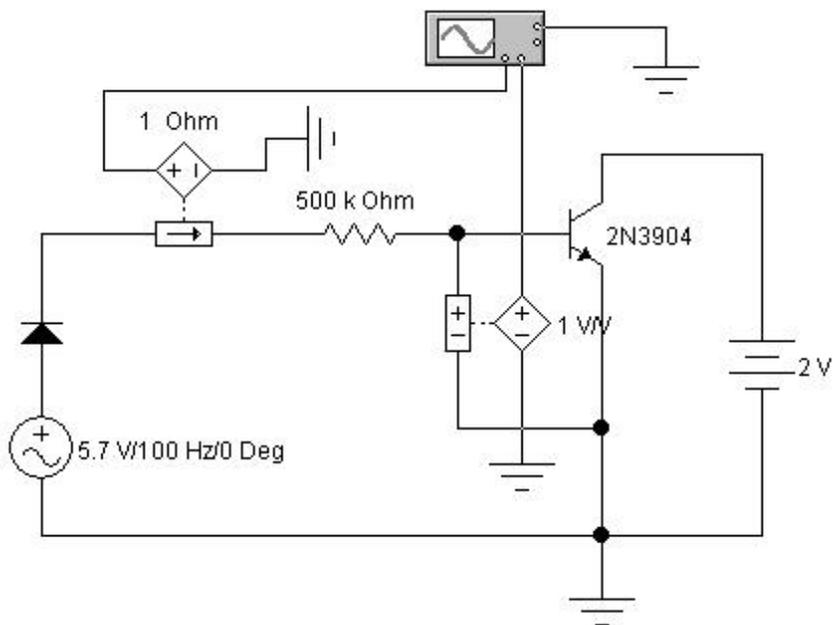


Рисунок 4.6 – Схема для получения входных характеристик транзистора с ОЭ

Включить схему. Отобразить входную характеристику транзистора, соблюдая масштаб, в разделе "Результаты экспериментов". г) По входной характеристике найти сопротивление R_{BX} при изменении базового тока с 10 мкА до 30 мкА.

4.3 Результаты экспериментов

Эксперимент 1. Определение коэффициента передачи транзистора по постоянному току.

Таблица 4.1

E_b (В)	I_B (мкА)	$U_{КЭ}$ (В)	I_K (мА)	β_{DC}
2.68				
5.00				
5.70				

Эксперимент 2. Измерение обратного тока коллектора.

Обратный ток коллектора $I_{ko} =$

Ток базы транзистора $I_b =$

Напряжение коллектор-эмитер $U_{кэ} =$

Эксперимент 3 Получение выходной характеристики в схеме с ОЭ.

Таблица 4.2 – Данные для выходных характеристик

		$E_K(B)$					
$E_b (B)$	$I_B (мкА)$	0.1	0.5	1	5	10	20
1.66							
2.68							
3.68							
4.68							
5.7							

Построить график выходной характеристики транзистора.

Привести осциллограммы выходных характеристик транзистора для разных токов базы. Коэффициент передачи транзистора по переменному току β_{AC} при изменении базового тока с 10 мкА до 30 мкА, $E_K = 10$ В. Выполнить расчет по результатам измерений.

Эксперимент 4. Получение входной характеристики в схеме ОЭ.

Таблица 4.3 – Данные для входных характеристики транзистора

$E_b (B)$	$I_B (мкА)$	$U_{БЭ} (мВ)$	$I_K (мА)$
1.66			
2.68			
3.68			
4.68			
5.7			

График входной характеристики транзистора.

Осциллограмма входной характеристики транзистора.

Сопротивление R_{BX} при изменении базового тока с 10 мкА до 30 мкА .

4.4. Контрольные вопросы

1. Как биполярные транзисторы обозначаются в схемах? Какие основные физические процессы лежат в основе их принципа действия?
2. Почему биполярный транзистор называется управляемым элементом? Какой параметр транзистора является управляемым?
3. Какие вы знаете режимы работы биполярного транзистора? Показать на схемах, назвать области применения.
4. Какие существуют схемы включения биполярного транзистора? Назовите основные параметры этих схем.
5. Какие зависимости называются статическими характеристиками транзисторов? Назовите их разновидности, назначение.
6. Поясните работу схемы включения биполярного транзистора с общей базой. Статические вольтамперные характеристики для этой схемы включения (входные и выходные). Чему равны коэффициенты усиления?
7. Поясните работу схемы включения биполярного транзистора с общим эмиттером. Выходные и входные статические характеристики. Чему равны коэффициенты усиления?
8. Поясните работу схемы включения биполярного транзистора с общим коллектором. Выходные и входные статические характеристики. Чему равны коэффициенты усиления?
9. Какие технологии изготовления применяются для изготовления транзисторов?

5 Лабораторная работа №5. Исследование работы транзисторных каскадов

Цель работы.

1. Исследование коэффициента усиления по напряжению в усилителях с общим эмиттером и общим коллектором.
2. Определение фазового сдвига сигналов в усилителях.
3. Измерение входного и выходного сопротивлений усилителей и исследование их влияния на коэффициент усиления по напряжению.
4. Анализ влияния нагрузки на коэффициент усиления по напряжению.
5. Исследование влияния разделительного конденсатора на усиление переменного сигнала.

5.1 Краткие сведения из теории

Принцип построения главных цепей усилительных каскадов показан на примере структурной схемы на рисунке 5.1, а.

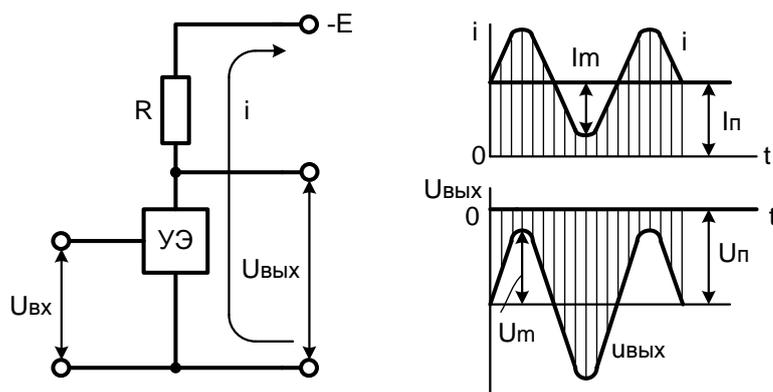


Рисунок 5.1 – Принцип построения и временные диаграммы каскада

Основными элементами каскада являются управляемый элемент $УЭ$, функцию которого выполняет биполярный (полевой) транзистор и резистор R . Совместно с напряжением питания E эти элементы образуют выходную цепь каскада.

Усиливаемый сигнал U_{BX} , принятый на рисунке 5.1 для простоты синусоидальным, подается на вход УЭ. Выходной сигнал $U_{ВЫХ}$ снимается с выхода УЭ или с резистора R . Он создается в результате изменения сопротивления УЭ и, следовательно, тока i в выходной цепи под воздействием, входного напряжения. Процесс усиления основывается на преобразовании энергии источника постоянного напряжения E в энергию переменного напряжения в выходной цепи за счет изменения сопротивления управляемого элемента по закону, задаваемому входным сигналом.

Ввиду использования для питания источника постоянного напряжения E ток i в выходной цепи каскада является однонаправленным (рисунок 5.1). При этом переменный ток и напряжение выходной цепи (пропорциональные току и напряжению входного сигнала) следует рассматривать как переменные составляющие суммарных тока и напряжения, накладывающиеся на их постоянные составляющие $I_{П}$ и $U_{П}$ и (рисунок 5.1). Связь между постоянными и переменными составляющими должна быть такой, чтобы амплитудные значения переменных составляющих не превышали постоянных составляющих, т. е. $I_{П} \geq I_m$ и $U_{П} \geq U_m$. Если эти условия не будут выполняться, ток i в выходной цепи на отдельных интервалах будет равен нулю, что приведет к искажению формы выходного сигнала. Таким образом, для обеспечения работы усилительного каскада при переменном входном сигнале в его выходной цепи должны быть созданы постоянные составляющие тока $I_{П}$ и напряжения $U_{П}$. Задачу решают путем подачи во входную цепь каскада помимо усиливаемого сигнала соответствующего постоянного напряжения $U_{ВХП}$ (или задания соответствующего постоянного входного тока $I_{ВХП}$). Постоянные составляющие тока и напряжения определяют так называемый режим покоя усилительного каскада. Параметры режима покоя по входной цепи ($I_{ВХП}$, $U_{ВХП}$) и по выходной цепи ($I_{П}$, $U_{П}$) характеризуют электрическое состояние схемы в отсутствие входного сигнала.

Анализ усилительных каскадов на биполярных транзисторах проводится для трех способов включения: с общим эмиттером (ОЭ), общим коллектором (ОК) и общей базой (ОБ).

Усилительный каскад с общим эмиттером. Схема усилителя с общим эмиттером представлена рисунке 5.2.

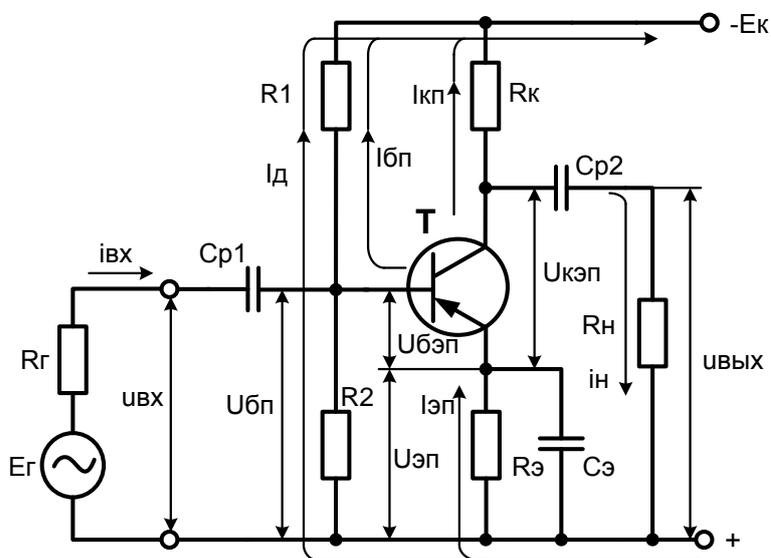


Рисунок 5.2 – Схема усилительного каскада ОЭ

Коэффициент усиления по напряжению усилителя с ОЭ приближенно равен отношению сопротивления в цепи коллектора r_K сопротивлению в цепи эмиттера $r_Э$: $K_U = r_K / r_Э$, где r_K - сопротивление в цепи коллектора, которое определяется параллельным соединением сопротивления коллектора R_K и сопротивления нагрузки R_H .

$$r_K = R_K R_H / (R_K + R_H)$$

Коэффициент усиления по напряжению усилителя с ОЭ приближенно равен отношению сопротивления в цепи коллектора r_K сопротивлению в цепи эмиттера $r_Э$: $K_U = r_K / r_Э$, где r_K - сопротивление в цепи коллектора, которое определяется параллельным соединением сопротивлений коллектора R_K и нагрузки R_H .

$$r_K = R_K R_H / (R_K + R_H)$$

$r_Э$ - дифференциальное сопротивление эмиттерного перехода, равно $25\text{мВ}/I_Э$. Для усилителя с сопротивлением $R_Э$ в цепи эмиттера коэффициент усиления равен:

$$K_U = r_K / (r_Э + R_Э)$$

Входное сопротивление усилителя по переменному току определяется как отношение амплитуд синусоидального входного напряжения и входного тока

$$r_{BX} = U_{BX} / I_{BX}$$

Входное сопротивление транзистора r_i определяется по формуле: $r_i = \beta r_{\varepsilon}$

Входное сопротивление усилителя по переменному току r_{BX} вычисляется как параллельное соединение сопротивлений r_i , R_1 и R_2 :

$$1/r_{BX} = 1/R_1 + 1/R_2 + 1/r_i$$

Значение дифференциального выходного сопротивления схемы находится по напряжению холостого хода U_{xx} на выходе усилителя, которое может быть измерено как падение напряжения на сопротивлении нагрузки, превышающем 200 кОм, и по напряжению $U_{вых}$, измеренному для данного сопротивления нагрузки R_H , из следующего уравнения, решаемого относительно $r_{ВЫХ}$:

$$U_{BX} / U_{xx} = R_H / (R_H + r_{ВЫХ})$$

Сопротивление R_H 200 кОм можно считать разрывом в цепи нагрузки.

Графический анализ показывает, что выходное напряжение $U_{вых}$ и входное $U_{вх}$ находятся в противофазе, т.е. одиночный усилительный каскад на транзисторе, включенный по схеме с ОЭ, сдвигает фазу выходного напряжения по отношению к входному на 180° . Это одно из основных свойств такого каскада. Важными показателями каскада являются его коэффициенты усиления по току, напряжению и мощности, а также входное и выходное сопротивления. Входное сопротивление каскада ОЭ не превышает 1-3 кОм.

Усилительный каскад с общим коллектором.

Схема усилителя с общим коллектором или эмиттерного повторителя представлена на рисунке 5.3. Коэффициент усиления по напряжению усилителя с ОК определяется из следующего выражения $K_U = r_{\varepsilon} / (r_{\varepsilon} + R_{\varepsilon})$.

Как видно из выражения, коэффициент усиления каскада с общим коллектором приближенно равен единице, поскольку R_{ε} обычно мало по сравнению с сопротивлением r_{ε} . Из-за этого свойства каскад ОК называют эмиттерным повторителем.

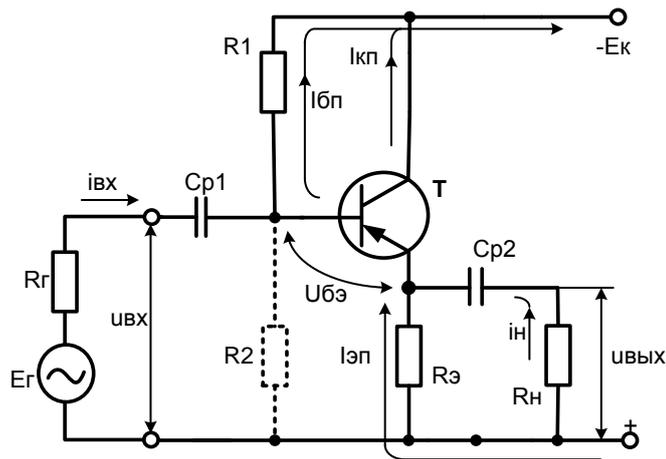


Рисунок 5.3 - Схема усилительного каскада ОК

Входное сопротивление усилителя r_{BX} по переменному току определяется как отношение амплитуд синусоидального входного напряжения U_{BX} и входного тока I_{BX} .

$$r_{BX} = u_{BX} / i_{BX}$$

Входное сопротивление эмиттерного повторителя по переменному току определяется следующим выражением: $ri_{э} = \beta (r_{э} + R_{э})$. В данном случае для определения входного сопротивления каскада нужно принять во внимание сопротивление резисторов $R1$ и $R2$.

$$1/R_{BX} = 1/R1 + 1/R2 + 1/ri_{э}$$

При расчете схем необходимо учитывать сопротивление нагрузки, включаемой параллельно сопротивлению эмиттера $R_{э}$. Из выражений для входного сопротивления видно, что эмиттерный повторитель обладает высоким входным сопротивлением по сравнению с каскадом с ОЭ. В общем случае выходное сопротивление эмиттерного повторителя в $\beta_{AC} + 1$ раз меньше сопротивления $R_{ист}$ источника сигнала на входе эмиттерного повторителя.

$$r_{ВЫХ} = R_{ист} / (\beta_{AC} + 1) + r_{э}$$

Если сопротивление $R_{ист}$ источника сигнала на входе эмиттерного повторителя пренебрежимо мало, то выходное сопротивление эмиттерного повторителя будет равно дифференциальному сопротивлению перехода база-эмиттер $r_{ВЫХ} = r_{э}$. Выходное сопротивление каскада 10–50 Ом. В случае, когда сопротивление

$R_{ист}$ на входе очень велико (сравнимо с $\beta_{AC}R_{Э}$), сопротивление $R_{Э}$ должно быть учтено как включенное параллельно найденному выходному сопротивлению эмиттерного повторителя.

Экспериментально выходное сопротивление каскада можно определить по результатам двух измерений: измерения напряжения холостого хода $U_{хх}$ (на выход каскада подключается сопротивление порядка 200 кОм и измеряется падение напряжения на нем) и измерения выходного напряжения $U_{вых}$ при наличии нагрузки сопротивлением $R_{н}$. После измерений выходное сопротивление можно подсчитать по формуле

$$r_{ВЫХ} = R_{н} / (U_{хх} - U_{вых}) / U_{вых}$$

Благодаря высокому входному и низкому выходному сопротивлениям каскад с общим коллектором очень часто используют в качестве согласующего между источником и нагрузкой. Эмиттерным повторителем схему называют вследствие того, что ее выходное напряжение, снимаемое с эмиттера транзистора, близко по величине к входному напряжению и совпадает с ним по фазе

$$U_{н} = U_{вх} + U_{бэ} \approx U_{вх}$$

5.2 Порядок проведения экспериментов

Эксперимент 1. Исследование каскада с общим эмиттером в области малого сигнала.

а) Построить схему, изображенную на рисунке 5.4 (с10_010). Установочные параметры приборов также должны соответствовать изображению. б) Включить схему. Для установившегося режима в раздел "Результаты экспериментов" записать результаты измерений амплитуд входного и выходного напряжений, разности фаз входного и выходного синусоидальных сигналов. По результатам измерений амплитуд входного и выходного синусоидальных напряжений, вычислить коэффициент усиления усилителя по напряжению. Результат записать в раздел "Результаты экспериментов".

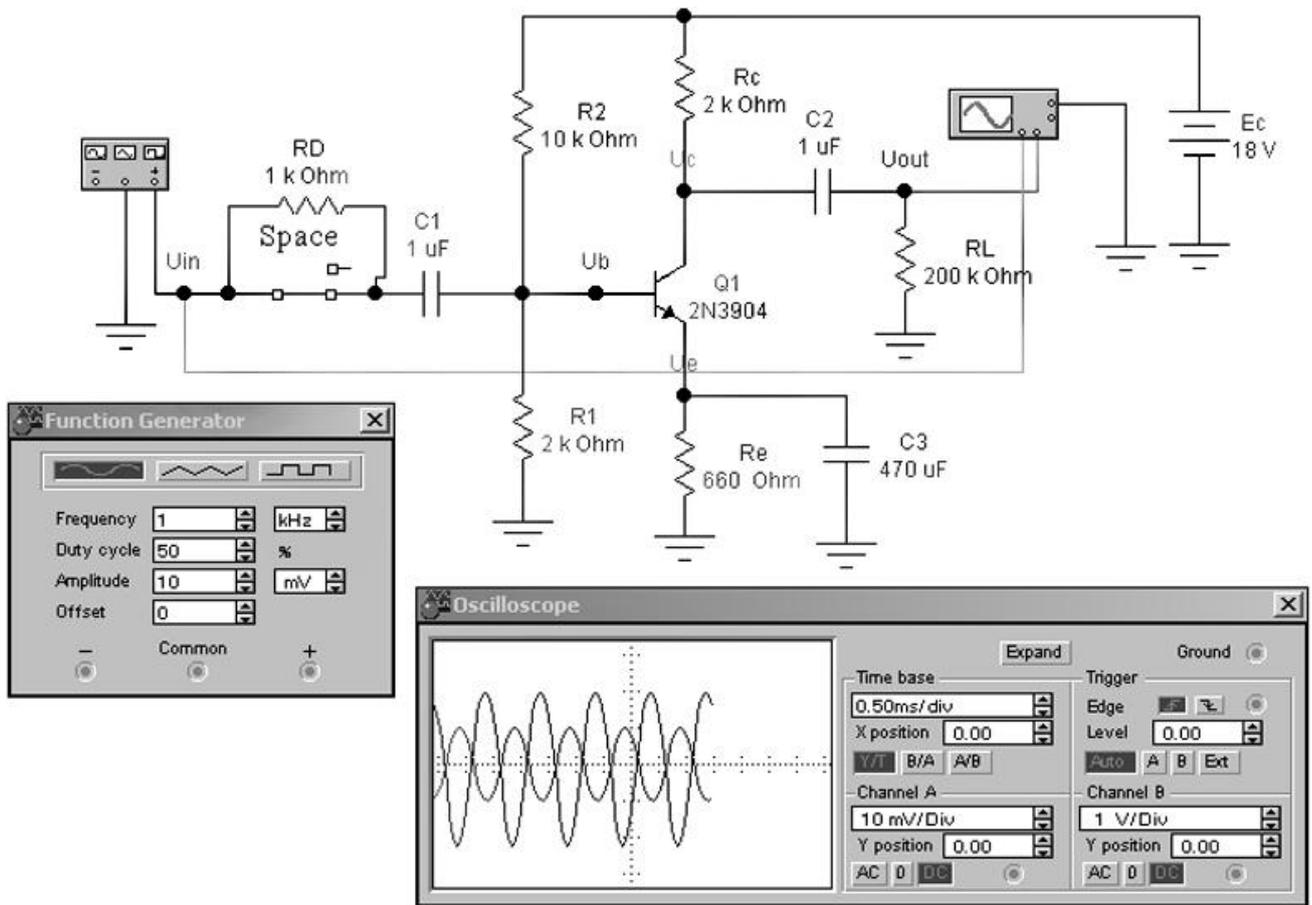


Рисунок 5.4 – Схема исследования каскада ОЭ

в) Для схемы на рисунке определить ток эмиттера. По его значению вычислить дифференциальное сопротивление $r'_э$ эмиттерного перехода. Используя найденное значение, вычислить коэффициент усиления каскада по напряжению. Результаты записать в раздел "Результаты экспериментов".

г) Подключить резистор R_D между точкой U_{BX} и конденсатором C_1 , разомкнув ключ [Space]. Включить схему. Измерить амплитуды входного U_{BX} и выходного $U_{вых}$ напряжения. Вычислить новое значение коэффициента усиления по напряжению по результатам измерений. Результаты записать в раздел "Результаты экспериментов".

д) Переместить щуп канала А осциллографа в узел U_b . Снова включить схему и измерить амплитуду u_b входного синусоидального напряжения в точке U_b . По результатам измерения напряжения U_b и U_{out} вычислить коэффициент усиления по напряжению усилительного каскада. По результатам измерения амплитуд напряжения U_{BX} и U_b вычислить входной ток $I_{вх}$. По значениям $U_{вх}$ и $I_{вх}$

вычислить входное сопротивление $r_{вх}$ усилителя по переменному току. Результаты записать в раздел "Результаты экспериментов".

е) По значению коэффициента усиления тока β , полученному в эксперименте 1 и величине дифференциального эмиттерного сопротивления $r_{э}$ вычислить входное сопротивление транзистора r_i . Вычислить значение $r_{вх}$, используя значения сопротивлений R_1 , R_2 и r_i . Результаты записать.

ж) Замкнуть резистор R_D между узлом $U_{ВХ}$ и конденсатором C_1 , замкнув ключ [Space]. Переместить щуп канала А осциллографа в узел U_{in} . Установить номинал резистора RL 2 кОм. Затем включить схему и измерить амплитуды входного и выходного синусоидального напряжения. Используя результаты измерений, вычислить новое значение коэффициента усиления по напряжению. Результаты записать в раздел "Результаты экспериментов".

з) Используя результаты измерений амплитуды выходного синусоидального напряжения в пункте б) и пункте ж), значение сопротивления нагрузки в пункте ж) вычислить выходное сопротивление усилителя. Результат записать.

и) Установить номинал резистора RL 200 кОм. Переставить щуп канала В осциллографа в узел U_c и включить схему. Измерить постоянную составляющую выходного сигнала и записать результат измерения.

к) Вернуть щуп канала В осциллографа в узел U_{out} . На осциллографе установить масштаб для входа 10 мВ/дел. Убрать шунтирующий конденсатор C_3 и включить схему. Измерить амплитуды входного и выходного синусоидального напряжения. По результатам измерений вычислить значение коэффициента усиления каскада с ОЭ с сопротивлением в цепи эмиттера по напряжению.

л) По величине сопротивления $r_{э}$ и значению сопротивления $R_{э}$ вычислить значение коэффициента усиления усилителя с ОЭ с сопротивлением в цепи эмиттера по напряжению.

Эксперимент 2. Исследование каскада с общим коллектором в области малого сигнала. а) Построить схему, изображенную на рисунке 5.5 (файл `s10_0111`). Установочные параметры приборов в схеме должны соответствовать установочным параметрам приборов на рисунке. Для удобства при проведении

эксперимента оставьте увеличенным только изображение осциллографа и мультиметра. Мультиметр должен установить для постоянного напряжения (DC).

б) Включить схему. Измерить постоянные составляющие напряжения в точках U_b и U_e . Вычислить постоянные составляющие напряжения в точках U_b , U_e и ток эмиттера, используя значения параметров компонентов схемы ($U_{bэ} = 0.7 \text{ В}$). Результаты записать в раздел "Результаты экспериментов".

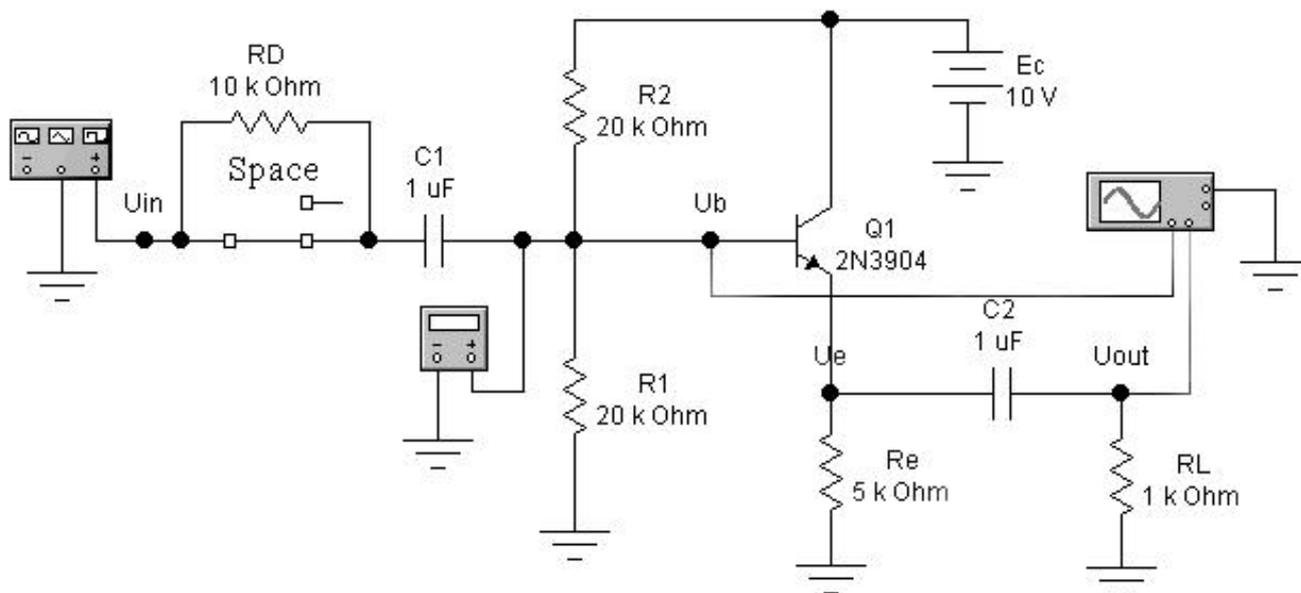


Рисунок 5.5 - Схема исследования каскада ОК

в) Закрывать увеличенное изображение мультиметра, оставив увеличенным только изображение осциллографа. Включить схему. Измерить амплитуды входного и выходного напряжения. Определить разность фаз между входным и выходным напряжением. По результатам измерений вычислить коэффициент усиления по напряжению. Вычислить коэффициент усиления эмиттерного повторителя по напряжению, используя параметры схемы. Записать результаты.

г) Подключить резистор между точкой U_{in} и конденсатором $C1$, разомкнув ключ [Space]. Включить схему. Измерить амплитуды входного и выходного синусоидального напряжения. По результатам измерений амплитуды входного синусоидального сигнала в этом и предыдущем пунктах вычислить входной ток. По величинам I_{BX} и U_{BX} вычислить дифференциальное входное сопротивление $r_{вх}$. Записать результаты в раздел "Результаты экспериментов".

д) Используя значения параметров компонентов схемы, вычислить входное сопротивление каскада $r_{вх}$ ($\beta=200$).

е) Закоротить резистор, замкнув ключ [Space]. Изменить номинал резистора R_L до 200 кОм. Затем включить схему и записать результаты измерения выходного напряжения в раздел "Результаты экспериментов". Это напряжение приблизительно равно напряжению холостого хода, так как сопротивление 200 кОм можно считать разрывом цепи. Уменьшить значение этого сопротивления до 200 Ом и снова включить схему. Измерить амплитуду напряжения на нагрузке. Вычислить выходное сопротивление каскада по результатам измерений. Запишите значения напряжения холостого хода, напряжения на нагрузке и выходного сопротивления каскада в раздел "Результаты экспериментов".

5.3 Результаты экспериментов

Эксперимент 1. Исследование каскада с общим эмиттером в области малого сигнала.

б) Амплитуда входного напряжения:	<i>измерение</i>
Амплитуда выходного напряжения:	<i>измерение</i>
Разность фаз входного и выходного напряжения	<i>измерение</i>
Коэффициент усиления усилителя по напряжению	<i>расчет</i>
в) Ток эмиттера	<i>расчет</i>
Дифференциальное сопротивление эмиттера	<i>расчет</i>
Коэффициент усиления усилителя по напряжению	<i>расчет</i>
г) Амплитуда входного напряжения	<i>измерение</i>
Амплитуда выходного напряжения	<i>измерение</i>
Коэффициент усиления усилителя по напряжению	<i>расчет</i>
д) Амплитуда входного напряжения u_b	<i>измерение</i>
Коэффициент усиления усилителя по напряжению	<i>расчет</i>
Входной ток	<i>расчет</i>
Входное сопротивление усилителя	<i>расчет</i>

е) Коэффициент передачи тока	<i>расчет</i>
Дифференциальное сопротивление $r_{э}$	<i>расчет</i>
Входное сопротивление транзистора	<i>расчет</i>
Входное сопротивление усилителя	<i>расчет</i>
ж) Амплитуда входного напряжения:	<i>измерение</i>
Амплитуда выходного напряжения:	<i>измерение</i>
Коэффициент усиления усилителя по напряжению	<i>расчет</i>
з) Амплитуда напряжения холостого хода	<i>расчет</i>
Амплитуда выходного напряжения:	<i>расчет</i>
Сопротивление нагрузки	<i>расчет</i>
Входное сопротивление усилителя	<i>расчет</i>
и) Постоянная составляющая выходного напряжения	<i>измерение</i>
к) Амплитуда входного напряжения:	<i>измерение</i>
Амплитуда выходного напряжения:	<i>измерение</i>
Коэффициент усиления каскада ОЭ с сопротивлением в цепи эмиттера по напряжению	<i>расчет</i>
л) Коэффициент усиления усилителя по напряжению	<i>расчет</i>
Эксперимент 2. Исследование каскада с общим коллектором.	
б) Постоянная составляющая входного напряжения в точке U_b	<i>измерение</i>
	<i>расчет</i>
Постоянная составляющая входного напряжения в точке U_e	<i>измерение</i>
	<i>расчет</i>
Ток эмиттера	<i>расчет</i>
в) Амплитуда входного напряжения:	<i>измерение</i>
Амплитуда выходного напряжения:	<i>измерение</i>
Разность фаз входного и выходного синусоидального напряжения	<i>измерение</i>
Коэффициент усиления усилителя по напряжению	<i>расчет</i>
г) Амплитуда входного напряжения u_b	<i>измерение</i>
Амплитуда выходного напряжения	<i>измерение</i>

Входной ток	<i>расчет</i>
Дифференциальное входное сопротивление усилителя	<i>расчет</i>
д) Дифференциальное входное сопротивление	<i>расчет</i>
е) Напряжение холостого хода	<i>измерение</i>
Напряжение на нагрузке 200 Ом	<i>измерение</i>
Выходное сопротивление каскада	<i>расчет</i>

5.4 Контрольные вопросы

1. Объясните принцип построения усилительных каскадов. Какие элементы являются основными элементами каскада?
2. Чем характеризуется режим покоя усилительного каскада?
3. Объясните принцип действия усилительного каскада ОЭ. Дайте характеристику всех элементов схемы.
4. Как определить коэффициенты усиления по напряжению и по току усилительного каскада ОЭ? Чему равна разность фаз входного и выходного напряжений?
5. Объясните принцип действия усилительного каскада ОК. Дайте характеристику всех элементов схемы.
6. Как определить коэффициенты усиления по напряжению и по току усилительного каскада ОК? Чему равна разность фаз входного и выходного напряжений?
7. Как влияет входное сопротивление на коэффициент усиления по напряжению?
8. Какое влияние оказывает понижение сопротивления нагрузки на коэффициенты усиления по напряжению?
9. Велико ли значение выходного сопротивления усилителя ОК?
10. В чем заключается главное достоинство схемы усилителя ОК? Каково назначение этой схемы?

6 Лабораторная работа №6. Исследование характеристик операционного усилителя

Цель работы.

1. Измерение входных токов операционного усилителя (ОУ).
2. Оценка величин среднего входного тока и разности входных токов ОУ.
3. Измерение напряжения смещения ОУ.
4. Измерение дифференциального входного сопротивления ОУ.
5. Вычисление выходного сопротивления ОУ.
6. Измерение скорости нарастания выходного напряжения ОУ.

6.1 Краткие сведения из теории

Операционный усилитель – это усилитель постоянного тока с большим коэффициентом усиления, имеющим дифференциальный вход и один общий выход. ОУ – это аналоговая интегральная микросхема, снабженная пятью выводами. Два вывода ОУ используются в качестве входных, один - является выходным и еще два вывода используются для подключения источника питания. Условно-графические изображения ОУ приведены на рисунке 6.1.

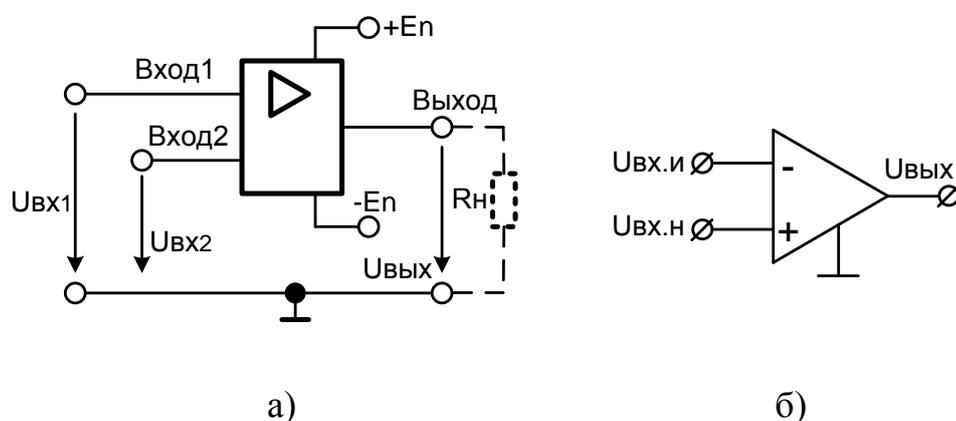


Рисунок 6.1 - Условно-графические изображения ОУ в электронных схемах:

а) - в виде интегральной схемы, б) - упрощенное обозначение

С учетом фазовых соотношений входного и выходного сигналов один из входных выводов (вход 1) называется неинвертирующим, а другой (вход 2) - инвертирующим. При подаче сигнала на неинвертирующий вход приращение выходного сигнала совпадает по знаку (фазе) с приращением входного сигнала. Если же сигнал подан на инвертирующий вход, то приращение выходного сигнала имеет обратный знак (противоположный по фазе) по сравнению с приращением входного сигнала. Инвертирующий вход часто используют для введения в операционный усилитель внешних отрицательных обратных связей.

Выходное напряжение $U_{вых}$ связано с входными напряжениями $U_{вх1}$ и $U_{вх2}$ соотношением:

$$U_{ВЫХ} = K_{УО}(U_{ВХ1} - U_{ВХ2}),$$

где $K_{УО}$ – собственный коэффициент усиления ОУ по напряжению.

Из приведенного выражения следует, что ОУ воспринимает только разность входных напряжений, называемую дифференциальным входным сигналом, и нечувствителен к любой составляющей входного напряжения, воздействующей одновременно на два его входа (синфазный входной сигнал). Коэффициент усиления $K_{УО}$ в ОУ должен стремиться к бесконечности, однако на практике он ограничивается значением 10^5 - 10^6 или 100-120 дБ.

В качестве источника питания ОУ используют двухполярный источник напряжения ($+E_{П}$, $-E_{П}$). Средний вывод этого источника является общей шиной для входных и выходных сигналов и в большинстве случаев не подключается к ОУ. В реальных ОУ напряжение питания лежит в диапазоне 3-18 В. Использование источника питания со средней точкой предполагает возможность изменения не только уровня, но и полярности как входного, так и выходного напряжений ОУ.

Реальные ОУ строятся на основе двух- или трехкаскадных усилителей постоянного тока. Структурная схема трехкаскадного ОУ приведена на рисунке 6.2. Она включает в себя входной, согласующий и выходной каскады усиления.

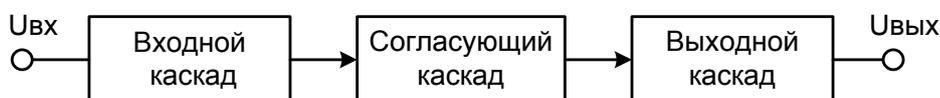


Рисунок 6.2 – Структурная схема трехкаскадного ОУ

Основу ОУ составляет дифференциальный каскад, применяемый в качестве входного каскада усилителя. Выходным каскадом ОУ обычно служит эмиттерный повторитель, обеспечивающий требуемую нагрузочную способность всей схемы, или усилитель мощности класса АВ. Поскольку коэффициент усиления по напряжению эмиттерного повторителя близок к единице, необходимое значение $K_{UOУ}$ операционного усилителя достигается с помощью дополнительных усилительных каскадов, включаемых между дифференциальным каскадом и эмиттерным повторителем. Согласующий каскад служит для согласования выходного сигнала дифференциального усилителя с выходным каскадом ОУ, обеспечивая необходимое усиление сигнала по току и напряжению, а также согласование фаз сигналов.

Интегральный операционный усилитель характеризуется рядом параметров, описывающих этот компонент с точки зрения качества выполнения им своих функций. Среди параметров, обычно приводимых в справочных данных, основными являются следующие.

Средний входной ток $I_{вх}$. В отсутствие сигнала на входах ОУ через его входные выводы протекают токи, обусловленные базовыми токами входных биполярных транзисторов или токами утечки затворов для ОУ с полевыми транзисторами на входе. Входные токи, проходя через внутреннее сопротивление источника входного сигнала, создают падения напряжения на входе ОУ, которые могут вызвать появление напряжения на выходе в отсутствие сигнала на входе. Компенсация этого падения напряжения затруднена тем, что токи входов реальных ОУ могут отличаться друг от друга на 10-20%. Входные токи ОУ можно оценить по среднему входному току, вычисляемому как среднее арифметическое токов инвертирующего и неинвертирующего входов:

$$I_{BX}=(I_1 + I_2)/2,$$

где I_1 и I_2 соответственно токи инвертирующего и неинвертирующего входов.

Разность входных токов определяется выражением:

$$\Delta I_{BX}=I_1 - I_2.$$

В справочниках указывают модуль этой величины. Схема для измерения входных токов представлена на рисунке 6.3.

Коэффициент усиления напряжения на постоянном токе K_U - показатель ОУ, определяющий насколько хорошо выполняет ОУ основную функцию - усиление входных сигналов. У идеального усилителя коэффициент усиления должен стремиться к бесконечности. Коэффициент усиления напряжения схемы усилителя на ОУ (рисунок 6.4) вычисляется по формуле.

$$K_U = R_2 / R_1.$$

Напряжение смещения $U_{см}$ - значение напряжения, которое необходимо подать на вход ОУ, чтобы напряжение на его выходе было равно нулю. Напряжение смещения $U_{см}$ можно вычислить, зная выходное напряжение при отсутствии напряжения на входе и коэффициент усиления.

$$U_{см} = \Delta U_{ВЫХ} / K_U.$$

Входное сопротивление $R_{вх}$. Различают две составляющие входного сопротивления: дифференциальное входное сопротивление и входное сопротивление по синфазному сигналу (сопротивление утечки между каждым входом и "землей"). Входное дифференциальное сопротивление для биполярных ОУ находится обычно в пределах 10 кОм - 10 МОм. Входное сопротивление по синфазному сигналу определяется как отношение приращения входного синфазного напряжения к вызванному приращению среднего входного тока.

$$R_{ВХ.СФ.} = \Delta U_{ВХ.СФ.} / \Delta I_{ВХ.СР.}$$

Дифференциальное входное сопротивление существует между входами ОУ и может быть определено по формуле.

$$R_{ВХ.ДИФ} = \Delta U_{ВХ} / \Delta I_{ВХ},$$

где $\Delta U_{ВХ}$ - изменение напряжения между входами ОУ, $\Delta I_{ВХ}$ - изменение входного тока.

Выходное сопротивление $R_{вых}$ в интегральных ОУ составляет 20-2000 Ом. Выходное сопротивление уменьшает амплитуду выходного сигнала, особенно при работе усилителя, на сравнимое с ним сопротивление нагрузки. Схема для измерения дифференциального входного сопротивления ОУ и выходного сопротивления приведена на рисунке 6.5. Скорость нарастания выходного напряжения $V_{ивых}$ равна отношению изменения выходного напряжения ОУ ко времени его

нарастания при подаче на вход скачка напряжения. Время нарастания определяется интервалом времени, в течение которого выходное напряжение ОУ изменяется от 10% до 90% от своих установившихся значений.

$$V_{ивых} = U_{ВЫХ} / t_{УСТ.}$$

Схема для измерения скорости нарастания выходного напряжения показана на рисунке 6.6. Измерения проводятся при подаче импульса в виде ступени на вход ОУ, охваченного отрицательной обратной связью (ООС) с общим коэффициентом усиления от 1 до 10.

6.2 Порядок проведения экспериментов

Эксперимент 1. Измерение входных токов.

Откройте файл c11_001 со схемой, изображенной на рис. 6.3. Включите схему. Измерьте входные токи ОУ. По результатам измерений вычислите средний входной ток $I_{ВХ}$ и разность входных токов ОУ. Результаты занесите в раздел "Результаты экспериментов".

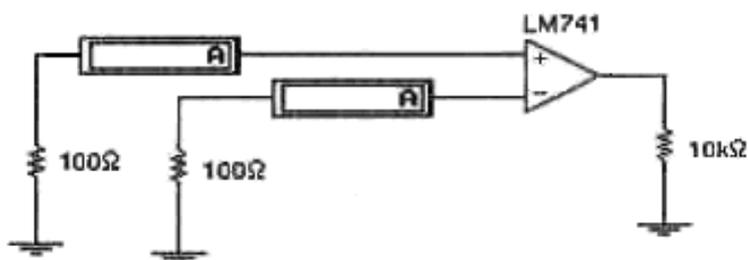


Рисунок 6.3 – Схема для измерения входных токов ОУ

Эксперимент 2. Измерение напряжения смещения.

Откройте файл c11_002 со схемой, изображенной на рисунке 6.4. Включите схему. Запишите показания вольтметра в раздел "Результаты экспериментов". По результатам измерения, вычислите напряжение смещения $U_{см}$, используя коэффициент усиления схемы на ОУ. Результаты вычислений также занесите в раздел "Результаты экспериментов".

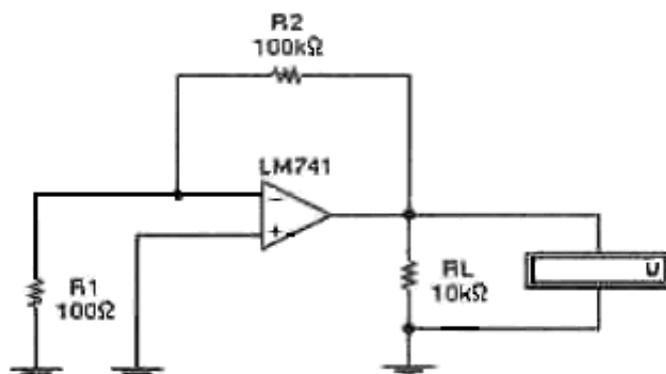


Рисунок 6.4 – Схема для измерения напряжения смещения ОУ

Эксперимент 3. Измерение входного и выходного сопротивлений.

а) Откройте файл c11_003 со схемой, изображенной на рисунке 6.5. Включите схему. Измерьте входной ток I_{BX} и выходное напряжение U_{BLYX} запишите показания в раздел "Результаты экспериментов". Переключите ключ клавишей [Space]. Измерьте входной ток после переключения ключа. Рассчитайте изменения входного напряжения и тока. По полученным результатам вычислите дифференциальное входное сопротивление ОУ. Результаты занесите в раздел "Результаты экспериментов".

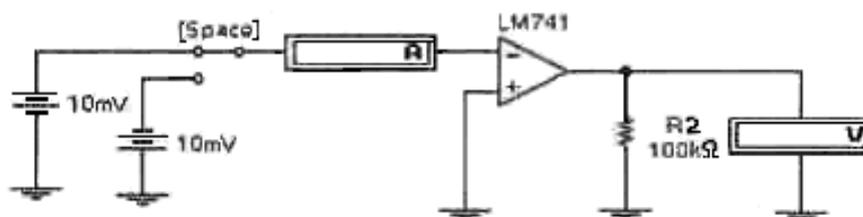


Рисунок 6.5 - Схема для измерения сопротивлений ОУ

б) Уменьшайте сопротивление нагрузочного резистора RL до тех пор, пока выходное напряжение U_{BLYX} не будет примерно равно половине значения полученного в предыдущем пункте (а). Запишите значение сопротивления RL , которое в этом случае приблизительно равно выходному сопротивлению $U_{BLYX OY}$.

Эксперимент 4. Измерение времени нарастания выходного напряжения ОУ. Построить схему по рисунку 6.6.

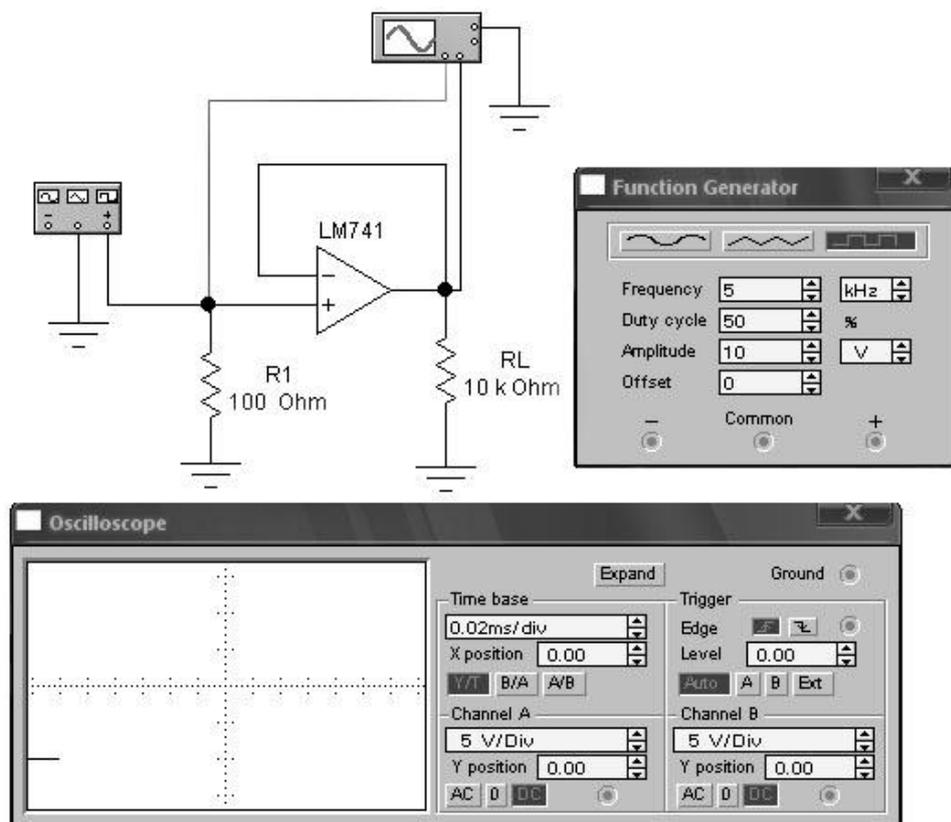


Рисунок 6.6 - Схема для измерения нарастания выходного напряжения ОУ

Отобразите осциллограмму выходного напряжения в разделе "Результаты экспериментов". По осциллограмме определите величину выходного напряжения, время его установления и вычислите скорость нарастания выходного напряжения в В/мкс. Запишите результат в раздел "Результаты экспериментов".

6.3 Результаты экспериментов

Эксперимент 1. Измерение входных токов.

Ток неинвертирующего входа	<i>измерение</i>
Ток инвертирующего входа	<i>измерение</i>
Средний входной ток	<i>измерение</i>
Разность входных токов ОУ	<i>расчет</i>

Эксперимент 2. Измерение напряжения смещения.

Выходное напряжение усилителя	<i>измерение</i>
Коэффициент усиления схемы	<i>расчет</i>

Напряжение смещения	<i>расчет</i>
Эксперимент 3. Измерение входного и выходного сопротивлений.	
а) Входной ток I_{BX} , мкА до переключения ключа	<i>измерение</i>
Входной ток I_{BX} , мкА после переключения ключа	<i>измерение</i>
Изменение входного напряжения, мВ	<i>расчет</i>
Изменение входного тока, мкА	<i>расчет</i>
Входное дифференциальное сопротивление ОУ, Ом	<i>расчет</i>
б) Выходное напряжение $U_{ВЫХ}$, В	<i>измерение</i>
Выходное сопротивление ОУ	<i>измерение</i>
Эксперимент 4. Измерение времени нарастания выходного напряжения.	
Выходное напряжение $U_{ВЫХ}$	<i>измерение</i>
Время установления выходного напряжения	<i>измерение</i>
Скорость нарастания выходного напряжения ОУ	<i>расчет</i>

6.4 Контрольные вопросы

1. К какому классу усилителей относится операционный усилитель?
2. Каковы основные требования к электрическим параметрам ОУ?
3. Приведите условно-графические изображения ОУ в электронных схемах, дайте характеристику внешних выводов.
4. Каким соотношением выходное напряжение связано с входными напряжениями ОУ? Что такое дифференциальный входной сигнал?
5. Что используют в качестве источника питания ОУ?
6. Приведите структурную схему ОУ, объясните назначение всех каскадов.
7. Что представляют собой передаточные характеристики ОУ?
8. Перечислите основные параметры операционного усилителя.
9. Что такое напряжение смещения? Как его вычислить?
10. Сравните между собой величины входного и выходного сопротивлений ОУ? Как эта особенность ОУ применяется на практике?

7 Лабораторная работа №7. Неинвертирующие и инвертирующие усилители

Цель работы.

1. Измерение коэффициента усиления неинвертирующего усилителя.
2. Определение разности фаз между выходным и входным синусоидальным напряжением ОУ.
3. Исследование влияния коэффициента усиления неинвертирующего усилителя на постоянную составляющую выходного напряжения.
4. Измерение коэффициента усиления инвертирующего усилителя на ОУ.
5. Определение разности фаз между выходным и входным синусоидальным напряжением ОУ
6. Исследование влияния коэффициента усиления схемы на постоянную составляющую выходного напряжения.

7.1 Краткие теоретические сведения

Усилитель, охваченный последовательной ООС по выходному напряжению с коэффициентом передачи равным единице, называется повторителем напряжения (рисунок 7.1).

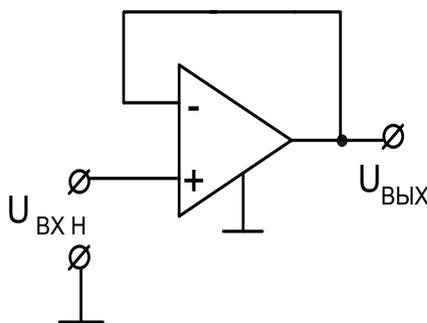


Рисунок. 7.1 - Схема повторителя напряжения

Свойства такого усилителя подобны свойствам эмиттерного или истокового повторителя и для него выполняется условия.

$$u_{ВХН} = u_{ВЫХ}.$$

$$R_{BX\ OOC} = R_{BX0} (1 + K_{UOY}).$$

$$R_{ВЫХ\ OOC} = R_{ВЫХ0} (1 + K_{UOY}).$$

Что хорошо согласуется со свойствами ОУ. Действительно, напряжение, приложенное между входами ОУ, передается на выход с коэффициентом усиления K_{UOY} , т.е. при любом выходном напряжении.

$$\Delta u_{BX} = \Delta u_{BXИ} - \Delta u_{BXН} = \Delta u_{ВЫХ} / K_{UOY}.$$

в случае $K_{UOY} \rightarrow \infty$ получим $\Delta u_{BX} \rightarrow 0$ и $u_{BXИ} = u_{ВЫХ}$.

Появление любого входного напряжения сразу приводит к появлению разности $u_{BXИ} - u_{BXН} = u_{ВЫХ} - u_{ВХН}$. Эта разность, передаваясь на выход ОУ, изменяет его выходное напряжение так, чтобы скомпенсировать возникшее отклонение и восстановить условия, указанные выше.

Учитывая, что собственное входное сопротивление ОУ стремится к бесконечности, а выходное сопротивление стремится к нулю, можно сказать, что рассмотренная схема подобно эмиттерному или истоковому повторителю находит практическое применение в качестве буферных или согласующих элементов.

Неинвертирующий усилитель. Схема повторителя, приведенная на рисунке 7.1, не инвертировала входной сигнал, но и не усиливала его. Это объясняется тем, что коэффициент передачи отрицательной обратной связи равен единице. Для получения коэффициента передачи усилителя, превышающего единицу в схеме необходимо обеспечить коэффициент обратной связи $b_{OC} < 1$. Для этого в цепь ООС вводят делитель напряжения так, как показано на рисунке 7.2. Эта схема представляет собой неинвертирующий усилитель.

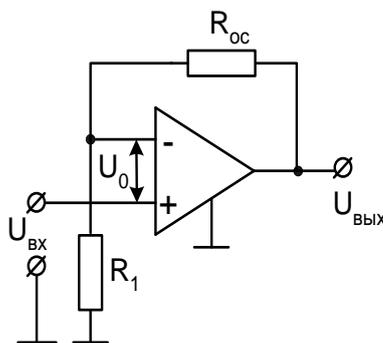


Рисунок 7.2 - Схема неинвертирующего усилителя

Коэффициент передачи делителя в цепи ООС определяется из выражения.

$$b_{OC} = R1 / (R_{OC} - R1).$$

Тогда коэффициент усиления ОУ, охваченного отрицательной обратной СВЯЗЬЮ.

$$K_{UOOC} = K_{UOY} / (1 + K_{UOY} b_{OC}) = K_{UOY} / [1 + R1 K_{UOY} / (R_{OC} - R1)].$$

С учетом $K_{UOY} \rightarrow \infty$ окончательно получим выражение.

$$K_{UOOC} = (R_{OC} - R1) / R1 = 1 + R_{OC} / R1 = 1 / b_{OC}.$$

Из полученного выражения можно сделать следующие выводы:

- коэффициент передачи (усиления) неинвертирующего усилителя обратно пропорционален коэффициенту передачи цепи ООС;
- при любых сопротивлениях резисторов в цепи ООС коэффициент передачи неинвертирующего усилителя не может быть меньше единицы. Последний вывод непосредственно вытекает из свойств ОУ.

Для исследования неинвертирующего усилителя применяют схему, приведенную на рисунке 7.3.

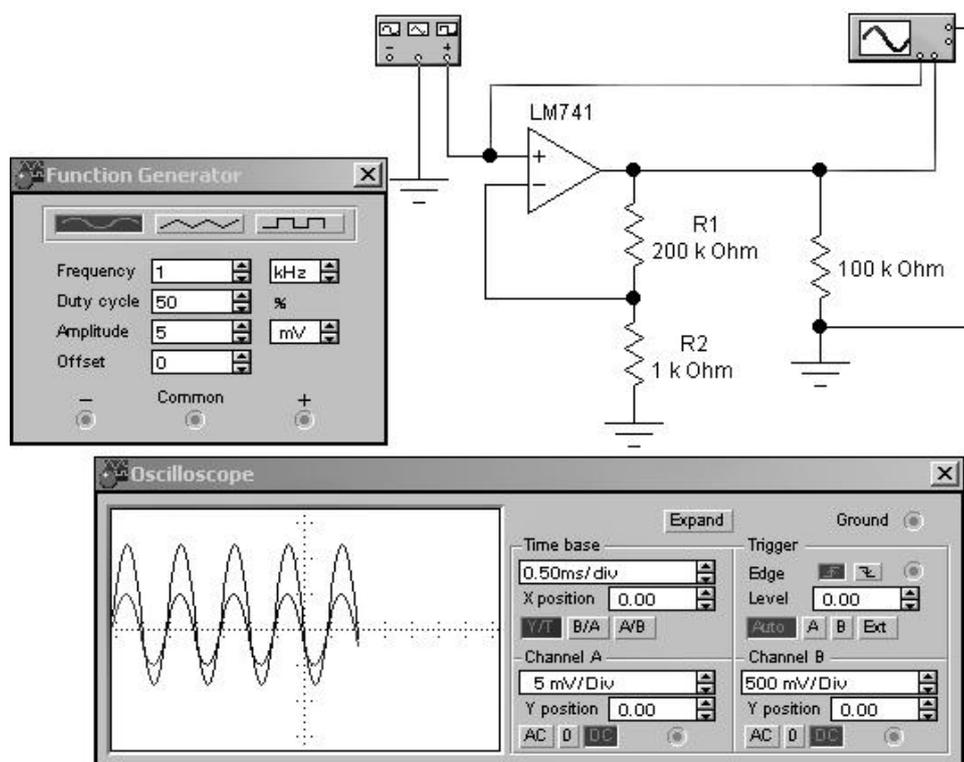


Рисунок 7.3 – Схема исследования неинвертирующего ОУ

Коэффициент усиления схемы неинвертирующего усилителя на ОУ вычисляется по формуле.

$$K_y = 1 + R1/R2.$$

Постоянная составляющая выходного напряжения усилителя $U_{0ВЫХ}$ определяется произведением напряжения смещения $U_{СМ}$ на коэффициент усиления схемы K_y .

$$U_{0ВЫХ} = U_{СМ} K_y.$$

Инвертирующий усилитель. В схемах повторителя и неинвертирующего усилителя сигнал $u_{ООС}$ и $u_{ВХН}$ подавались на различные входы ОУ. Для получения инвертирующего усилителя входной сигнал и сигнал обратной связи должны подаваться на один и тот же инвертирующий вход, т.е. цепь отрицательной обратной связи превращается из последовательной в параллельную. Типовая схема инвертирующего усилителя приведена на рисунке 7.4.

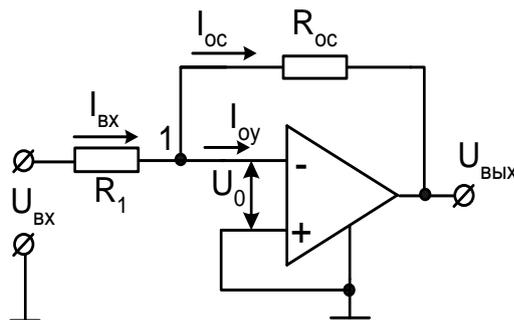


Рисунок 7.4 - Схема инвертирующего усилителя

Неинвертирующий вход связывается с общей точкой входа и выхода схемы (заземляется). Входной сигнал подается через резистор $R1$, на инвертирующий вход ОУ.

Показатели схемы можно определить, воспользовавшись уравнением токов для узла 1. Если принять $R_{ВХОУ} = \infty$ и входной ток ОУ $I_{ВХ} = 0$, то $I_{ВХ} = I_{ОС}$, откуда

$$(U_{ВХ} - U_0)/R1 = - (U_{ВЫХ} - U_0)/Roc.$$

При $K_{УОУ} \rightarrow \infty$ напряжение на входе ОУ $U_0 = U_{ВЫХ} / K_{УОУ} \rightarrow 0$, в связи с чем получим .

$$U_{ВХ}/R1 = - U_{ВЫХ} / Roc.$$

Следовательно, коэффициент усиления по напряжению инвертирующего усилителя с отрицательной параллельной обратной связью $K_{UИ} = U_{ВЫХ} / U_{ВХ}$ определяется параметрами только пассивной части схемы.

$$K_{UИ} = - R_{oc} / R1.$$

Выбор $R_{oc} = R1$, когда $K_{UИ} = -1$, придает схеме на рисунке 7.4 свойство инвертирующего повторителя напряжения (инвертора сигнала).

Изменение коэффициента передачи усилителя до величины, меньшей единицы, достигается за счет действия входного делителя. Действительно, в предельном случае, когда $R_{oc} = 0$, коэффициент передачи цепи отрицательной обратной связи $b_{oc} = 1$ и собственный коэффициент передачи сигнала со входа ОУ равен единице. В этом случае выполняется условие $u_{ВХИ} = u_{ВЫХ}$. Однако коэффициент передачи делителя, обеспечивающего необходимый входной сигнал ОУ, снижается до нуля. Вследствие этого суммарный коэффициент передачи всего ОУ также снижается до нуля. Для инвертирующего усилителя фазы входного и выходного напряжений сдвинуты относительно друг друга на 180^0 . Для исследования инвертирующего усилителя применяют схему, приведенную на рисунке 7.5.

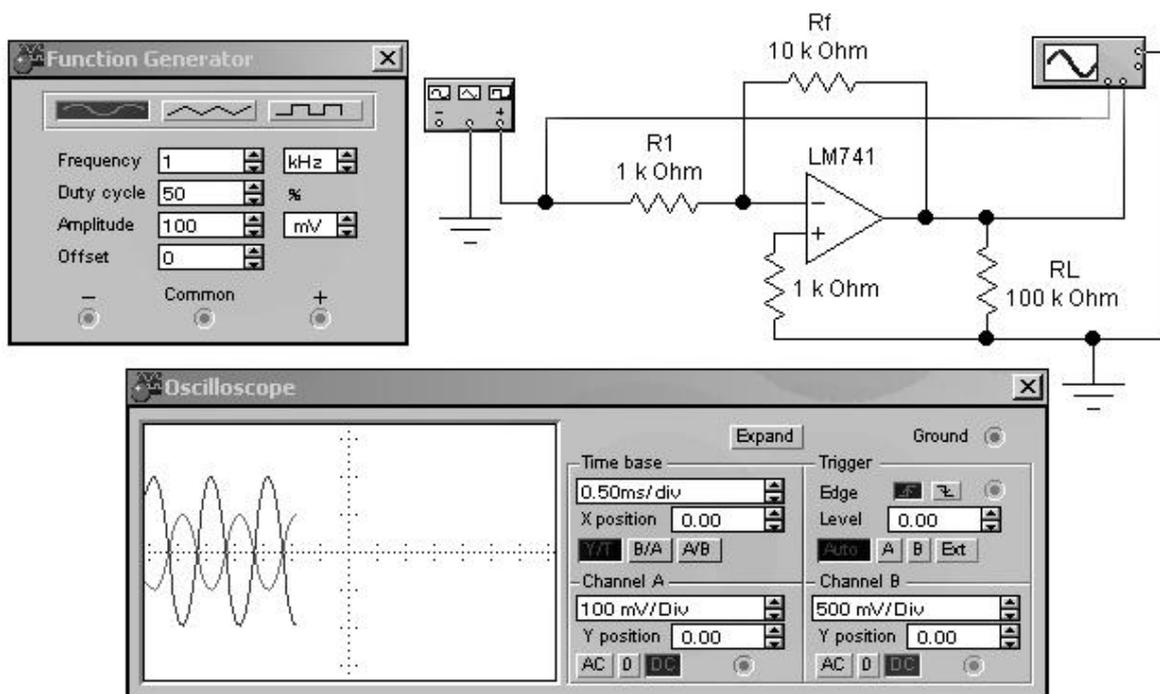


Рисунок 7.5 – Схема исследования инвертирующего ОУ

Коэффициент усиления инвертирующего усилителя на ОУ вычисляется по формуле.

$$K_U = - R_f / R_1.$$

Знак "минус" в формуле означает, что выходное напряжение инвертирующего усилителя находится в противофазе с входным напряжением. Постоянная составляющая выходного напряжения U_{OBYIX} усилителя зависит от коэффициента усиления K_U схемы и напряжения смещения U_{CM} и вычисляется по формуле.

$$U_{OBYIX} = U_{CM} K_U.$$

7.2 Порядок проведения экспериментов

Эксперимент 1. Работа неинвертирующего усилителя в режиме усиления синусоидального напряжения.

Постройте схему по рисунку 7.3 (с11_005). Рассчитайте коэффициент усиления напряжения K_U усилителя по заданным значениям параметров компонентов схемы. Включите схему. Измерьте амплитуды входного U_{BX} и выходного U_{OBYIX} синусоидальных напряжений. Измерьте постоянную составляющую выходного напряжения U_{OBYIX} и разность фаз между входным и выходным напряжениями. По результатам измерений вычислите коэффициент усиления по напряжению K_U усилителя. Результаты занесите в раздел "Результаты экспериментов". Используя значение напряжения смещения U_{CM} , вычисленное в эксперименте 2 работы 6, и вычисленное теоретическое значение коэффициента усиления, вычислите постоянную составляющую выходного напряжения U_{OBYIX} . Результаты расчета занесите в раздел "Результаты экспериментов".

Эксперимент 2. Исследование влияния параметров схемы на режим её работы.

В схеме, приведенной на рисунке 7.3, уменьшите значение сопротивления R_1 с 100кОм до 10кОм , амплитуду синусоидального напряжения генератора увеличьте до 100 мВ . Установите масштаб напряжения на входе A осциллографа 100 мВ/div , а на канале B - 500 мВ/div . Включите схему. Повторите все операции экс-

перимента 1 при новых параметрах компонентов. Результаты занесите в раздел "Результаты экспериментов".

Эксперимент 3. Работа инвертирующего усилителя в режиме усиления синусоидального напряжения.

Постройте схему по рисунку 7.5. Повторите эксперимент 1 для этой схемы. Результаты вычислений занесите в раздел "Результаты экспериментов".

Эксперимент 4. Исследование влияния параметров схемы на режим её работы.

Установите значение сопротивления $R1$ равным 10 кОм , амплитуду синусоидального напряжения генератора - 100 мВ . Установите масштаб напряжения на входе A осциллографа 100 мВ/дел , а на канале B - 500 мВ/дел . Включите схему. Для новых параметров схемы повторите все измерения и вычисления эксперимента 3. Результаты занесите в раздел "Результаты экспериментов".

7.3 Результаты экспериментов

Эксперимент 1. Работа неинвертирующего усилителя в режиме усиления синусоидального напряжения.

Коэффициент усиления K_U	<i>расчет</i>
Амплитуда входного напряжения U_{BX}	<i>измерение</i>
Амплитуда выходного напряжения $U_{ВЫХ}$	<i>измерение</i>
Постоянная составляющая выходного напряжения $U_{0ВЫХ}$	<i>расчет</i>
Разность фаз между входным и выходным напряжениями	<i>измерение</i>

Эксперимент 2. Исследование влияния параметров схемы на режим.

Коэффициент усиления K_U	<i>расчет</i>
Амплитуда входного напряжения U_{BX}	<i>измерение</i>
Амплитуда выходного напряжения $U_{ВЫХ}$	<i>измерение</i>
Постоянная составляющая выходного напряжения $U_{0ВЫХ}$	<i>расчет</i>
Разность фаз между входным и выходным напряжениями	<i>измерение</i>

Эксперимент 3. Работа инвертирующего усилителя в режиме усиления синусоидального напряжения.

Коэффициент усиления K_U	<i>расчет</i>
Амплитуда входного напряжения $U_{ВХ}$	<i>измерение</i>
Амплитуда выходного напряжения $U_{ВЫХ}$	<i>измерение</i>
Постоянная составляющая выходного напряжения $U_{0ВЫХ}$	<i>расчет</i>
Разность фаз между входным и выходным напряжениями	<i>измерение</i>
Эксперимент 4. Исследование влияния параметров схемы на режим.	
Коэффициент усиления K_U	<i>расчет</i>
Амплитуда входного напряжения $U_{ВХ}$	<i>измерение</i>
Амплитуда выходного напряжения $U_{ВЫХ}$	<i>измерение</i>
Постоянная составляющая выходного напряжения $U_{0ВЫХ}$	<i>расчет</i>
Разность фаз между входным и выходным напряжениями	<i>измерение</i>

7.4 Контрольные вопросы

1. Приведите схему неинвертирующего ОУ, объясните принцип ее работы. Какую роль в схеме играет делитель напряжения?
2. От чего зависит коэффициент усиления неинвертирующего усилителя?
3. Приведите схему повторителя напряжения. Объясните принцип ее работы и область применения.
4. Оцените различия между измеренной и вычисленной постоянной составляющей выходного напряжения.
5. Приведите схему инвертирующего ОУ, объясните принцип ее работы.
6. Какие параметры схемы на рисунке 7.5 влияют на ее коэффициент усиления?
7. Как достигается изменение коэффициента передачи усилителя?
8. От чего зависит разность фаз между входным и выходным напряжениями?
9. Как влияют параметры схемы на режим её работы?

8 Лабораторная работа №8. Компараторы и триггер Шмитта

Цель работы.

1. Исследование схем детекторов нулевого уровня.
2. Исследование схем детекторов ненулевого уровня.
3. Исследование характеристик компаратора с различным опорным напряжением.
4. Исследование характеристик триггера Шмитта.

8.1 Краткие теоретические сведения

Функциональное назначение компаратора заключается в изменении состояния выхода при переходе входным напряжением некоторого порогового значения. В качестве компаратора может применяться ОУ. При этом ОУ работает преимущественно в области положительного или отрицательного ограничения выходного напряжения, проходя область усилительного режима только вблизи порога.

В данной работе исследуются основные схемы компараторов, построенных на базе операционных усилителей. На рисунках 8.1 и 8.2 приведены схемы и виды характеристик детекторов нулевого уровня, имеющих близкое к нулю пороговое напряжение.

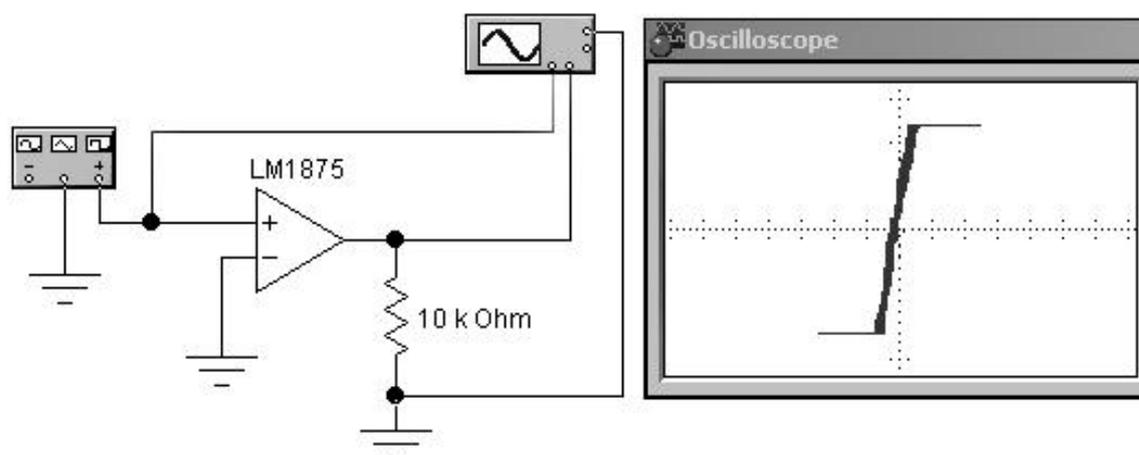


Рисунок 8.1 – Схема детектора нулевого уровня с подачей сигнала на неинвертирующий вход ОУ

Схемы различаются способом подачи входного сигнала на вход ОУ. Использование разных входов ОУ для подачи входного сигнала позволяет реализовать фиксацию уровня входного напряжения положительным или отрицательным перепадом напряжения на выходе компаратора.

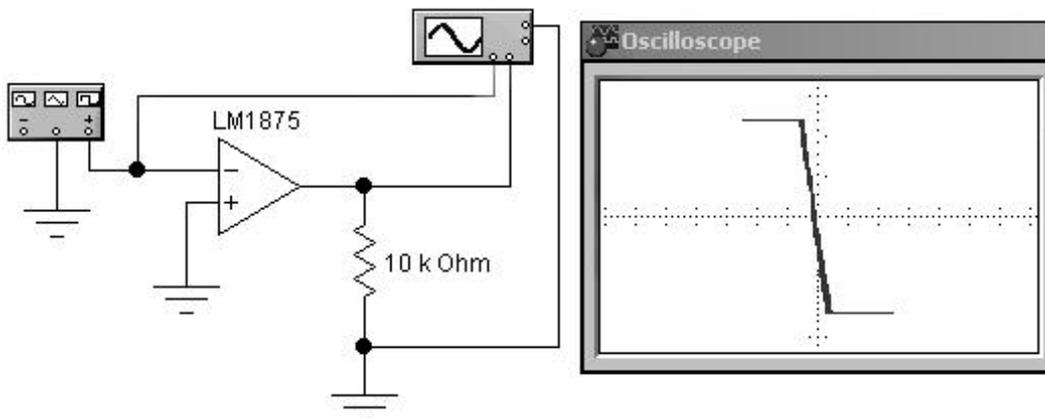


Рисунок 8.2 – Схема детектора нулевого уровня с подачей сигнала на инвертирующий вход ОУ

На рисунках 8.1 и 8.2 приводится вид характеристики "выход-вход". По вертикальной оси откладывается выходное напряжение, по горизонтальной оси - входное. Наклон характеристик вызван конечной скоростью нарастания выходного напряжения. На рисунках 8.3 и 8.4 приведены схемы и виды характеристик детекторов положительного и отрицательного уровней входного напряжения.

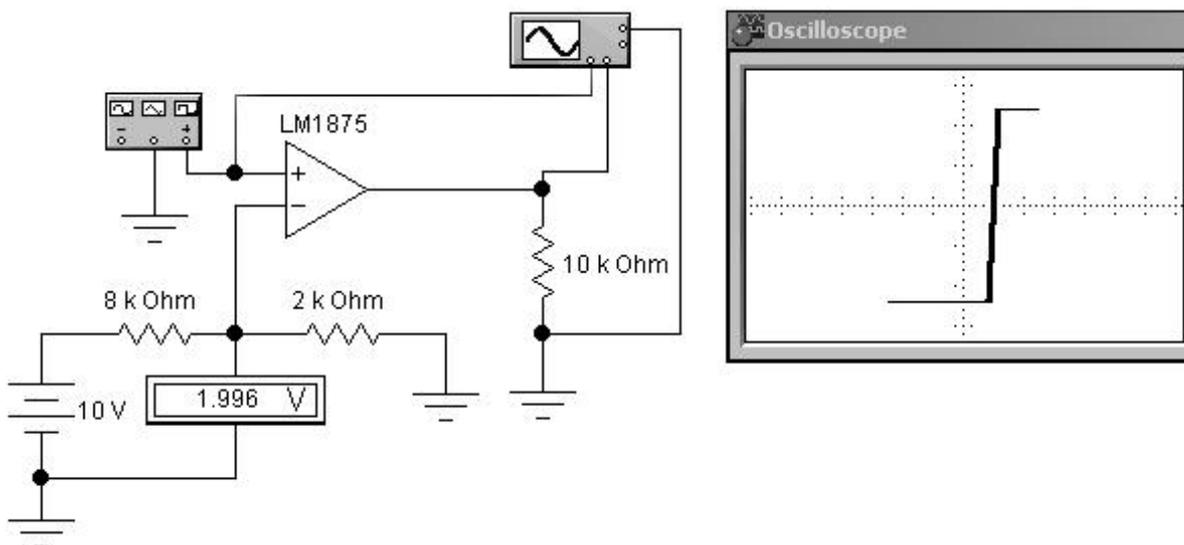


Рисунок 8.3 – Схема компаратора с положительным опорным напряжением

Пороговый уровень входного напряжения в этих схемах задается величиной напряжения смещения, подаваемого на инвертирующий вход ОУ.

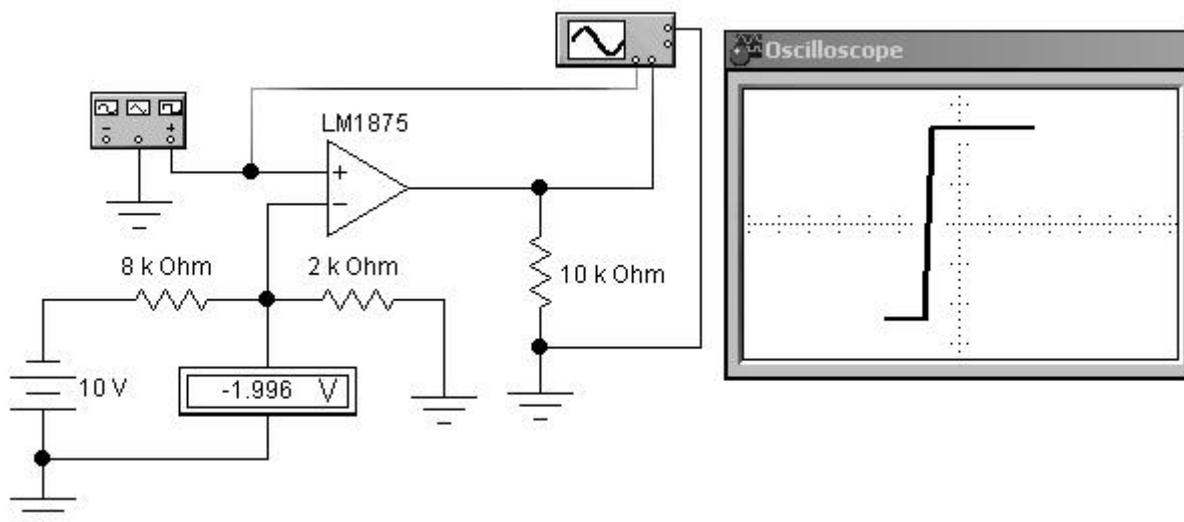


Рисунок 8.4 – Схема компаратора с отрицательным опорным напряжением

Напряжение смещения может задаваться стабилитроном, как показано на рисунке 8.5.

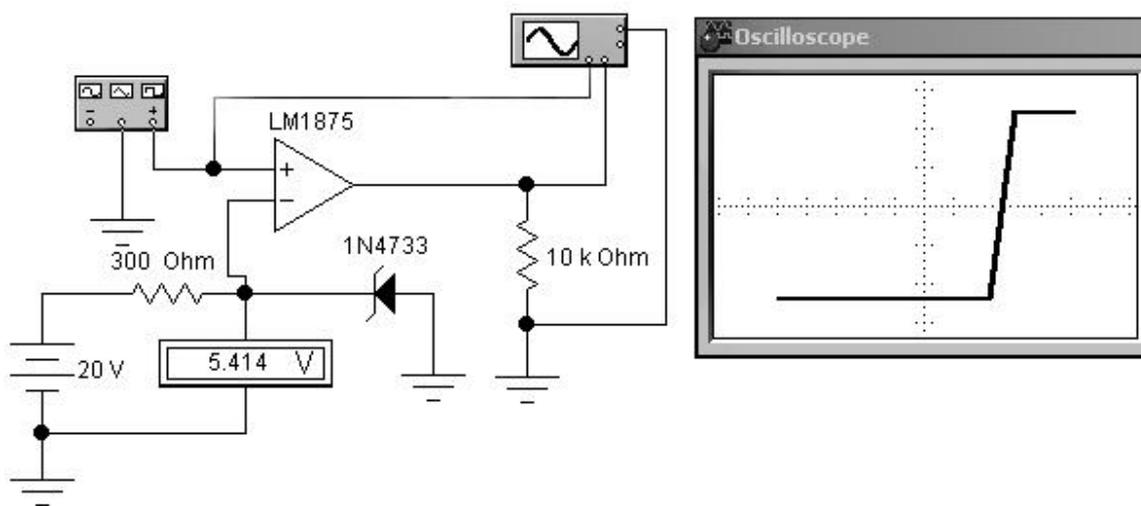


Рисунок 8.5 – Схема компаратора с опорным напряжением, задаваемым стабилитроном

Максимальное и минимальное значение выходного напряжения может задаваться при помощи внешних элементов. На рисунке 8.6 приведена схема детектора нулевого напряжения с фиксацией уровня выходного напряжения при помощи стабилитрона.

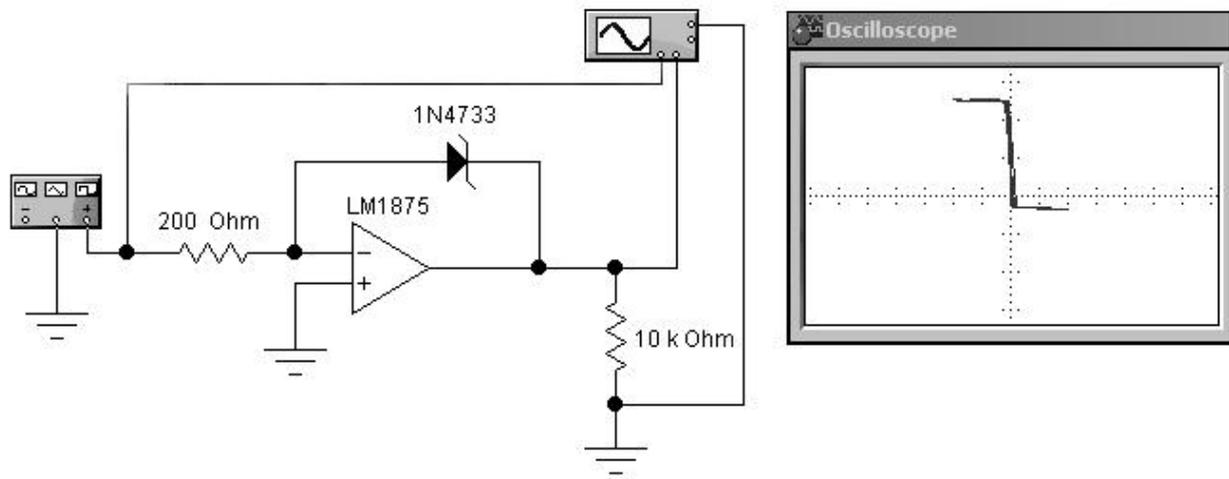


Рисунок 8.6 – Схема компаратора с фиксацией уровня выходного напряжения при помощи стабилитрона

Компаратор, показанный на рисунке 8.7, позволяет фиксировать наличие входного напряжения в определенном диапазоне значений. Если входное напряжение изменяется в пределах пороговых значений, устанавливаемых внешними элементами, то выходное напряжение имеет низкий уровень. При выходе за установленные пределы пороговых значений выходное напряжение изменяется на высокий уровень.

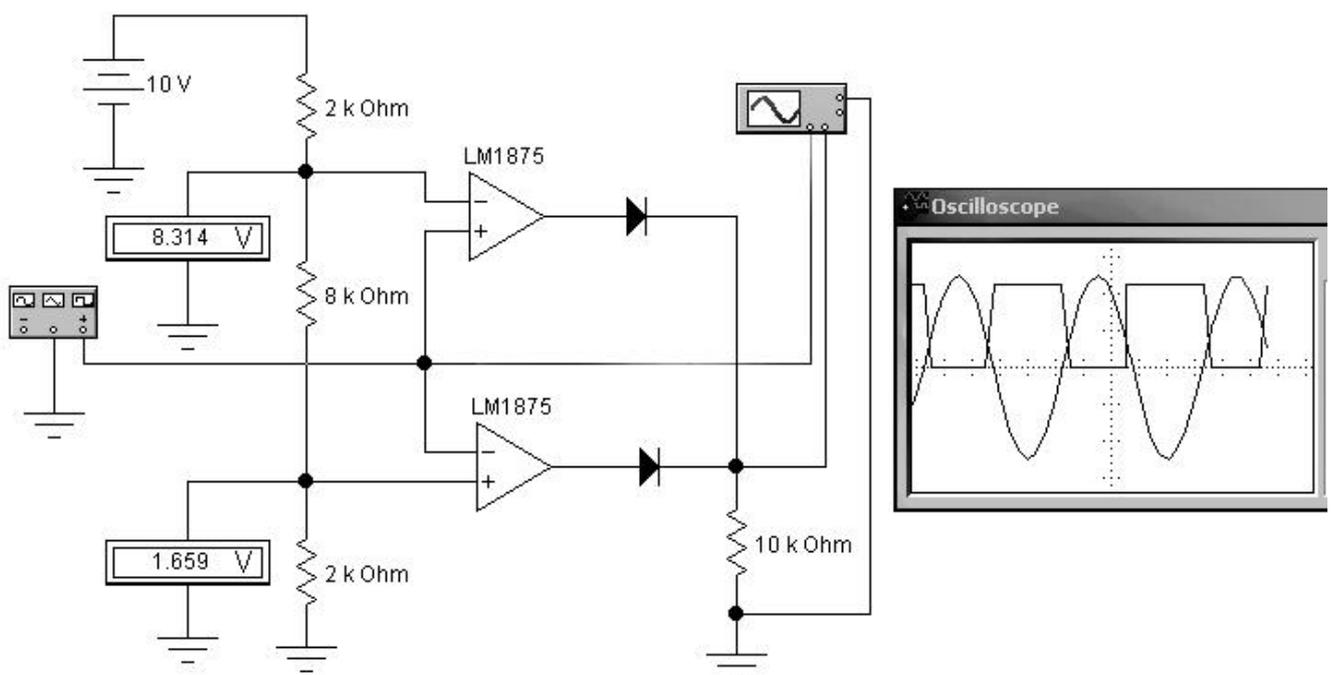


Рисунок 8.7 – Схема компаратора с фиксированной зоной входного напряжения

При работе с компараторами могут возникнуть неприятности, проявляющиеся в том, что вместо однократного изменения уровня выходного напряжения при достижении входным напряжением порогового значения, могут иметь место быстрые колебания между уровнями выходного напряжения, особенно в том случае, когда во входном сигнале присутствует значительный шум. При таком явлении может нарушиться нормальное функционирование некоторых типов схем. Можно избежать этого, если характеристика компаратора имеет гистерезис. Одной из схем такого рода является триггер Шмитта.

Триггер Шмитта - это специфический вид триггера, имеющего один вход и один выход. Такой триггер называют несимметричным. В триггере Шмитта переход из одного устойчивого состояния в другое осуществляется при определенных уровнях входного напряжения, называемых пороговыми уровнями. График выходной характеристики триггера Шмитта показан на рисунке 8.8.

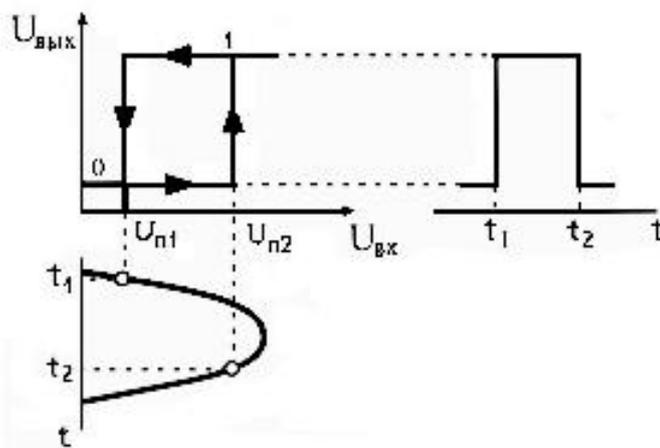


Рисунок 8.8 –График выходной характеристики триггера Шмитта

Если на вход триггера Шмитта подавать нарастающее напряжение (нижний график), то при некотором уровне U_{n1} в момент t_1 напряжение на выходе скачком переходит из состояния 0 в состояние 1. Если уменьшать напряжение на входе до некоторого напряжения U_{n2} в момент t_2 напряжение на выходе скачком переходит из состояния 1 в состояние 0. Явление несовпадения уровней U_{n1} и U_{n2} называется гистерезисом. Соответственно, передаточная характеристика триггера Шмитта обладает гистерезисным характером. Триггер Шмитта, в отличие от других триггеров, не обладает памятью и используется для формирования прямо-

угольных импульсов из напряжения произвольной формы. Схема и характеристика представлены на рисунке 8.9.

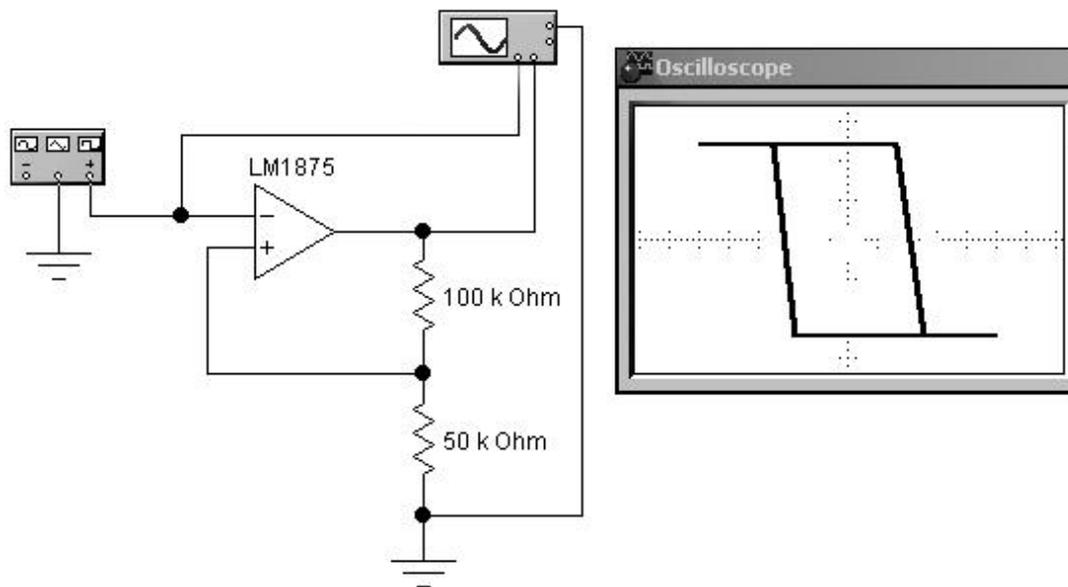


Рисунок 8.9 – Схема триггера Шмитта

Для идеального ОУ, имеющего одинаковые напряжения ограничения, положительное значение входного порогового напряжения может быть вычислено по формуле.

$$U1 = ER2 / (R1 + R2).$$

Отрицательное значение входного порогового напряжения определяется выражением.

$$U2 = -ER2 / (R1 + R2) = -U1,$$

где E - напряжение ограничения ОУ. Для всех рассмотренных схем анализ их работы можно осуществить по двум характеристикам. Первая из них представляет собой характеристику вход-выход и устанавливает соотношения между входным и выходным напряжением схемы в статическом режиме. Для наблюдения такой характеристики на экране осциллографа необходимо сигнал с канала, подключенного к выходу схемы, откладывать по вертикальной оси, а сигнал с канала, подключенного к входу схемы, - по горизонтальной оси, на вход схемы подается синусоидальное напряжение. Динамику переключения выходного напряжения схемы можно проследить по осциллограммам входного и выходного напряжения. При снятии этой характеристики на вход схемы подается синусоидаль-

ное напряжение и двухлучевым осциллографом фиксируется входное и выходное напряжение.

8.2 Порядок проведения экспериментов

Эксперимент 1. Исследование характеристик детектора нулевого уровня с подачей сигнала на неинвертирующий вход ОУ.

а) Характеристика выход-вход. Откройте файл c11_007 со схемой рисунка 8.1. Включите схему. В полученной на экране характеристике отклонение луча по оси Y (канал B) определяется выходным напряжением $U_{ВЫХ}$ - а по оси X (канал A) - входным $U_{ВХ}$. Отобразите характеристику выход-вход в разделе "Результаты экспериментов" и по характеристике определите пороговое напряжение.

б) Осциллограммы входного и выходного напряжения. Переведите осциллограф в режим Y/T , установите масштаб напряжения на входе A - $2 V/div$. Включите схему. Отобразите полученные осциллограммы входного $U_{ВХ}$ и выходного $U_{ВЫХ}$ напряжения в разделе "Результаты экспериментов". Определите пороговое значение входного напряжения $U_{ВХ}$ и сравните его со значением, определенным в предыдущем пункте. Значение порогового напряжения запишите в раздел "Результаты экспериментов".

Эксперимент 2. Исследование характеристик детектора нулевого уровня с подачей сигнала на инвертирующий вход ОУ.

а) Характеристика выход-вход. Откройте файл c11_008 со схемой, изображенной на рисунке 8.2. Включите схему. Отобразите характеристику выход-вход в разделе "Результаты экспериментов" и по характеристике определите пороговое напряжение.

б) Осциллограммы входного и выходного напряжения. Переведите осциллограф в режим Y/T , установите масштаб напряжения на входе A - $2 V/div$. Включите схему. Отобразите полученные осциллограммы входного $U_{ВХ}$ и выходного $U_{ВЫХ}$ напряжения в разделе "Результаты экспериментов". Определите пороговое значение входного напряжения $U_{ВХ}$ и сравните его со значением, определенным в

предыдущем пункте. Значение порогового напряжения запишите в раздел "Результаты экспериментов".

Эксперимент 3. Исследование характеристик компаратора с положительным опорным напряжением.

а) Характеристика выход-вход. Откройте файл c11_009 со схемой, изображенной на рисунке 8.3. Включите схему. Отобразите характеристику выход-вход в разделе "Результаты экспериментов" и по характеристике определите пороговое напряжение.

б) Переведите осциллограф в режим Y/T , установите масштаб напряжения на входе A 2 V/div . Включите схему. Отобразите полученные осциллограммы входного и выходного напряжений в разделе "Результаты экспериментов". Определите пороговое значение входного напряжения и сравните его со значением, определенным в предыдущем пункте. Значение порогового напряжения запишите в раздел "Результаты экспериментов".

Эксперимент 4. Исследование характеристик компаратора с отрицательным опорным напряжением.

а) Характеристика выход-вход. Откройте файл c11_010 со схемой, изображенной на рисунке 8.4. Включите схему. Отобразите характеристику выход-вход в разделе "Результаты экспериментов" и по характеристике определите пороговое напряжение.

б) Осциллограммы входного и выходного напряжений. Переведите осциллограф в режим Y/T , установите масштаб напряжения на входе A 2 V/div . Включите схему. Отобразите полученные осциллограммы входного и выходного напряжений в разделе "Результаты экспериментов". Определите пороговое значение входного напряжения и сравните его со значением, определенным в предыдущем пункте. Запишите значение порогового напряжения.

Эксперимент 5. Исследование характеристик компаратора с опорным напряжением, задаваемым стабилитроном.

а) Характеристика выход-вход. Откройте файл c11_011 со схемой, изображенной на рисунке 8.5. Включите схему. Отобразите характеристику выход-вход

в разделе "Результаты экспериментов" и по характеристике определите пороговое напряжение.

б) Осциллограммы, входного и выходного напряжения. Переведите осциллограф в режим Y/T , установите масштаб напряжения на входе $A - 2 V/div$. Включите схему. Отобразите полученные осциллограммы входного и выходного напряжения в разделе "Результаты экспериментов". Определите пороговое значение входного напряжения и сравните его со значением, определенным в предыдущем пункте, а также с напряжением стабилизации стабилитрона. Значение порогового напряжения запишите в раздел "Результаты экспериментов".

Эксперимент 6. Исследование характеристик компаратора с фиксацией выходного напряжения.

а) Осциллограммы входного и выходного напряжения. Откройте файл `s11_012` со схемой, изображенной на рисунке 8.6. Включите схему. Отобразите полученные осциллограммы входного и выходного напряжения в разделе "Результаты экспериментов". По осциллограммам определите уровни выходного напряжения и пороговое напряжение.

б) Осциллограммы входного и выходного напряжения при обратном включении стабилитрона. В схеме измените направление включения стабилитрона на обратное. Включите схему. Повторите операции пункта а) и занесите результаты в раздел "Результаты экспериментов".

Эксперимент 7. Исследование характеристик компаратора с фиксированной зоной входного напряжения.

Осциллограммы входного и выходного напряжения. Откройте файл `s11_013` со схемой, изображенной на рисунке 8.7. Включите схему. Отобразите полученные осциллограммы входного и выходного напряжений в разделе "Результаты экспериментов". Определите пороговые напряжения $U_{НИЖН}$ и $U_{ВЕРХН}$.

Эксперимент 8. Исследование характеристик триггера Шмитта.

а) Характеристика выход-вход. Откройте файл `s11_014` со схемой, изображенной на рисунке 8.8. Отобразите характеристику выход-вход и по характеристике определите верхнее и нижнее значение порогового напряжения.

б) Осциллограммы входного и выходного напряжения. Переведите осциллограф в режим Y/T , установите масштаб напряжения на входе $A - 2 V/div$. Включите схему. Отобразите полученные осциллограммы входного и выходного напряжения в разделе "Результаты экспериментов". По осциллограммам определите значения пороговых напряжений и сравните их со значениями, определенными в предыдущем пункте. Значения пороговых напряжений запишите в раздел "Результаты экспериментов".

8.3 Результаты экспериментов

Эксперимент 1. Исследование характеристик детектора нулевого уровня с подачей сигнала на неинвертирующий вход ОУ.

Осциллограммы. Пороговое напряжение *измерение*

Эксперимент 2. Исследование характеристик детектора нулевого уровня с подачей сигнала на инвертирующий вход ОУ.

Осциллограммы. Пороговое напряжение *измерение*

Эксперимент 3. Исследование характеристик компаратора с положительным опорным напряжением.

Осциллограммы. Пороговое напряжение *измерение*

Эксперимент 4. Исследование характеристик компаратора с отрицательным опорным напряжением.

Осциллограммы. Пороговое напряжение *измерение*

Эксперимент 5. Исследование характеристик компаратора с опорным напряжением, задаваемым стабилитроном.

Осциллограммы. Пороговое напряжение *измерение*

Эксперимент 6. Исследование характеристик компаратора с фиксацией выходного напряжения.

а) При прямом включении стабилитрона

Уровни выходного напряжения *измерение*

Пороговое напряжение *измерение*

Осциллограммы при прямом включении стабилитрона.

б) При обратном включении стабилитрона

Уровни выходного напряжения *измерение*

Поровое напряжение *измерение*

Осциллограммы при обратном включении стабилитрона.

Эксперимент 7. Исследование характеристик компаратора с фиксированной зоной входного напряжения.

Осциллограммы.

Верхний уровень порогового напряжения *измерение*

Нижний уровень порогового напряжения *измерение*

Эксперимент 8. Исследование характеристик триггера Шмитта.

Осциллограммы. Характеристика выход-вход.

Верхний уровень порогового напряжения *расчет, измерение*

Нижний уровень порогового напряжения *расчет, измерение*

8.4 Контрольные вопросы

1. В чем заключается принцип действия компаратора? Объяснить, используя временные диаграммы.

2. Каковы особенности применения ОУ в схемах компараторов?

3. Объясните принцип работы схем детекторов положительного уровня входного напряжения.

4. Каким образом оценивается быстродействие компараторов?

5. Чем определяется точность задания порогов входного напряжения в схемах детекторов уровня на основе ОУ?

6. На чем основана работа компаратора с фиксированной зоной входного напряжения? Объяснить ее работу.

7. Приведите схему триггера Шмитта и объясните принцип ее работы.

8. Можно ли в компараторе на основе триггера Шмитта сделать уровни порогов входного напряжения разными?

Список использованных источников

- 1 Барыбин, В.Г. Физико-технологические основы электроники / В.Г. Барыбин - СПб.: Лань, 2001 – 421 с.
- 2 Булычев, А.Л. Электронные приборы / А.Л. Булычев, П.М. Лямин, Е.С.Тулинов – М.: Лайт ЛТД, 2000. – 416с.
- 3 Бурькова, Е.В. Аналоговая и импульсная электроника. Учебное пособие/ Е.В. Бурькова – Оренбург:ОГУ, 2007. – 174 с.
- 3 Гусев, В.Г. Электроника и микропроцессорная техника. Учебник для вузов / В.Г. Гусев, Ю.М. Гусев - М: Высшая школа, 2004. – 790 с.
- 4 Забродин, Ю.С. Промышленная электроника / Ю.С. Забродин – М.: Высшая школа, 1982. –496с.
- 5 Карлащук, В.И. Электронная лаборатория на IBM PC. Программа Electronics Workbench / В.И. Карлащук – М: СОЛОН-Пресс, 2003.– 736 с.
- 6 Лачин, В.И. Электроника: учебное пособие / В.И. Лачин, Н.С. Савелов – Ростов н/Д.: Феникс, 2000. – 448 с.
- 7 Новиков, Ю.В. Основы цифровой схемотехники. Базовые элементы и схемы. Методы проектирования / Ю.В. Новиков – М.: Мир, 2001. – 379 с.
- 8 Опадчий, Ю.Ф. Аналоговая и цифровая электроника / Ю.Ф. Опадчий, О.П. Глудкин, А.И. Гуров – М.: Горячая линия – Телеком, 2003. – 768с.
- 9 Панфилов, Д.И. Электротехника и электроника в экспериментах и упражнениях: Практикум на Electronics Workbench / Д.И. Панфилов, И.Н. Чепурин – М.: ДОДЭКА, 2001. – 288 с.
- 10 Партала, О.Н. Цифровая электроника. Практические схемы. Мультиплексоры, генераторы, АЦП, ЦАП, ОЗУ, ПЗУ / О.Н. Партала – СПб.: Наука и техника, 2000. – 208 с.
- 11 Прянишников, В.А. Электроника: Курс лекций / В.А. Прянишников – СПб.: КОРОНА принт, 2000. – 416с.
- 12 Степаненко, И.П. Основы микроэлектроники / И.П. Степаненко - М.: Лаборатория базовых знаний, 2002. – 453 с.